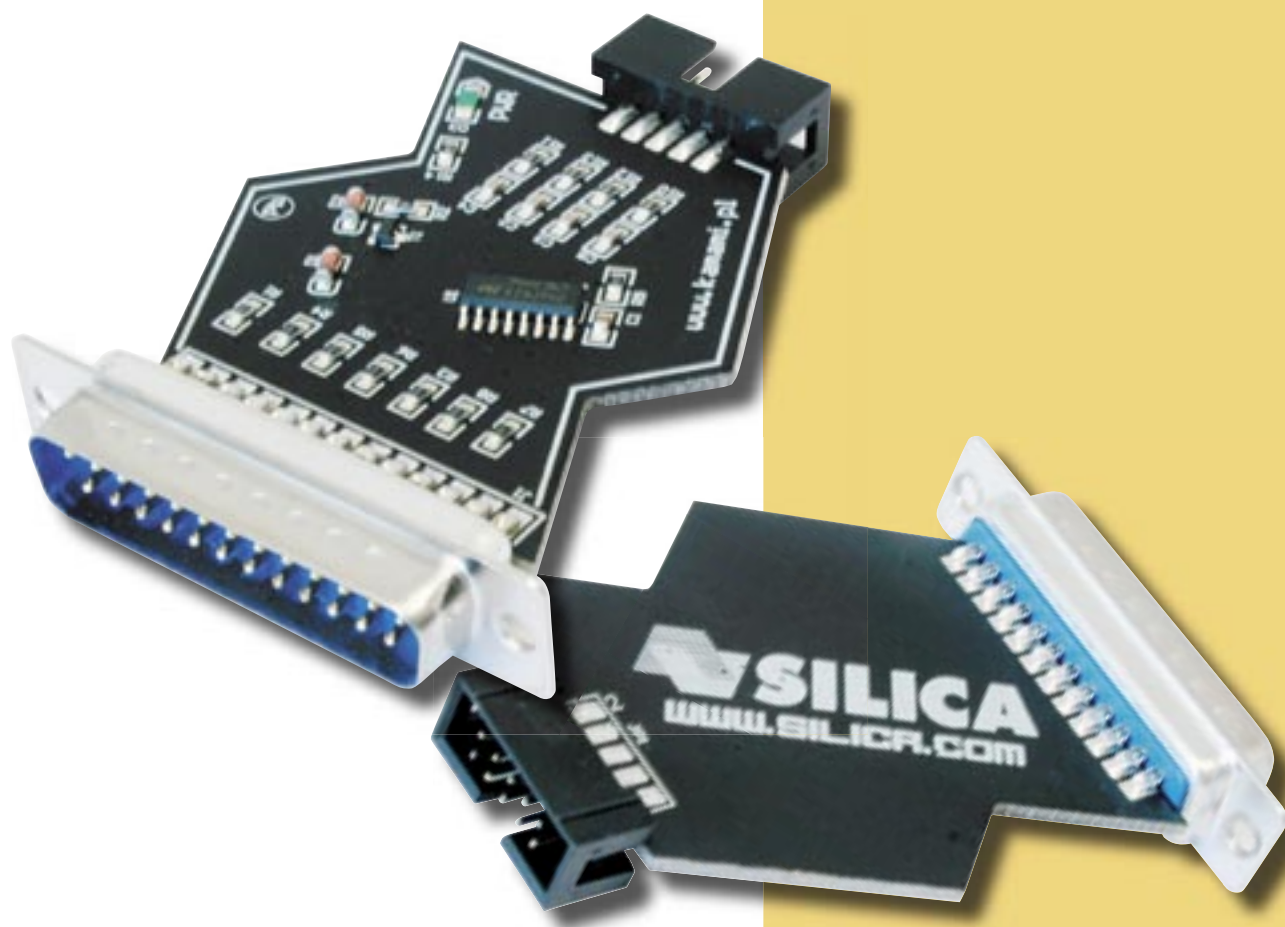


## Programator układów CPLD i FPGA firmy Xilinx

(odpowiednik DLC 5 Parallel Cable III)



*SilicaProg to uniwersalny programator-konfigurator ISP umożliwiający programowanie układów CPLD i FPGA firmy Xilinx. Współpracuje między innymi z bezpłatnym pakietem narzędziowym WebPack, jest zgodny ze standardowym programatorem firmy Xilinx o nazwie Parallel Cable III (DLC 5).*

## Podstawowe cechy i wyposażenie programatora

- ▶ zgodny z Parallel Cable III (DLC 5) firmy Xilinx;
- ▶ współpracuje z programami narzędziowymi firmy Xilinx (m.in. WebPackiem);
- ▶ napięcie zasilania: 3,3...5,5 V (dostarczane z programowanego układu);
- ▶ programuje układy CPLD i konfiguratory FPGA, konfiguruje układy FPGA – wszystkie firmy Xilinx;
- ▶ interfejs wyjściowy: JTAG;
- ▶ złącze wyjściowe: IDC10 (rozmięszczenie sygnałów zgodne z zestawami i modułami dipPLD firmy Kamami.pl);
- ▶ dioda LED sygnalizująca dołączenie zasilania;
- ▶ dołączany do portu drukarkowego PC.

## Wyposażenie standardowe

Kod	Opis
SilicaProg	<ul style="list-style-type: none"><li>▶ zmontowany i uruchomiony interfejs JTAG;</li><li>▶ kabel połączeniowy ze złączami IDC10 o długości 30 cm.</li></ul>



**btc**

BTC Korporacja  
05-120 Legionowo  
ul. Lwowska 5  
tel.: (022) 767-36-20  
faks: (022) 767-36-33  
e-mail: [biuro@kamami.pl](mailto:biuro@kamami.pl)  
<http://www.kamami.pl>

Zastrzegamy prawo do wprowadzania zmian bez uprzedzenia.

Oferowane przez nas płytki drukowane mogą się różnić od prezentowanej w dokumentacji, przy czym zmianom nie ulegają jej właściwości użytkowe.

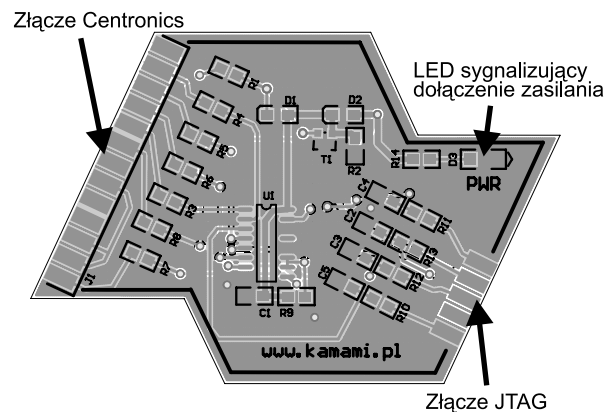
BTC Korporacja gwarantuje zgodność produktu ze specyfikacją.

BTC Korporacja nie ponosi odpowiedzialności za jakiegokolwiek szkody powstałe bezpośrednio lub pośrednio w wyniku użycia lub nieprawidłowego działania produktu.

BTC Korporacja zastrzega sobie prawo do modyfikacji niniejszej dokumentacji bez uprzedzenia.

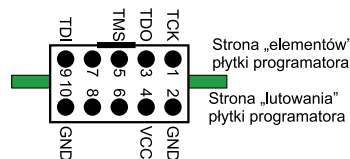
## Rozmieszczenie elementów

Rozmieszczenie najważniejszych elementów programatora pokazano na poniższym rysunku.



## Złącze JTAG

Rozmieszczenie sygnałów w wyjściowym gnieździe JTAG pokazano na poniższym rysunku. Jest ono zgodne ze standardem zastosowanym we wszystkich zestawach z układami PLD, produkowanych przez firmę *Kamami.pl*. Długość kabla połączeniowego nie powinna być większa niż 1 m (kabel dołączany do programatora ma długość 30 cm).



## Współpraca z PC

Programator jest dołączany do równoległego interfejsu drukarkowego komputera. Nie jest zalecane stosowanie pomiędzy złączem PC i programatorem kabli-przedłużaczy. Mogą one uniemożliwić prawidłową pracę programatora.

## X-ON Electronics

Largest Supplier of Electrical and Electronic Components

*Click to view similar products for [Programmiers - Processor Based](#) category:*

*Click to view products by [Kamami](#) manufacturer:*

Other Similar products are found below :

[5.05.10](#) [TPG100004](#) [TPG100017](#) [X2S-FP-X](#) [CY8CKIT-005](#) [APM32PROG](#) [HCTL-01B](#) [CMT WRITER](#) [ATB-USBASP](#) [MIKROPROG FOR 8051](#) [MIKROPROG FOR PSOC5LP](#) [JTAG HS2 PROGRAMMING CABLE](#) [JTAG-SMT2-NC SM PROGRAMMING MODULE](#) [ZL30PRGV2-1](#) [MIKROE-1505](#) [MIKROPROG FOR AVR](#) [MIKROPROG FOR CEC](#) [MIKROPROG FOR PIC,DSPIC AND PIC32](#) [MIKROPROG FOR STM32](#) [MIKROPROG FOR TIVA](#) [60-0059](#) [ZL31PRG](#) [ZL20PRG](#) [AVR-ISP500-TINY](#) [MIKROE-2511](#) [CYBLE-012011-PROG](#) [CT210A-S](#) [5.16.02](#) [DC9010B](#) [TPG100016-G3](#) [FP-ARM-1V](#) [ACP-CYCLONE](#) [TPG100001-G3](#) [XS-FP-X](#) [CYBLE-212006-PROG](#) [XS-GP-ARM-1V](#) [XS-FP-ARM-1V](#) [GP-ARM-1V](#) [114990173](#) [105990010](#) [GP-ARM](#) [TPG100012-G3](#) [PGM-08702](#) [ACNPROG](#) [PGM-07834](#) [XUP USB-JTAG PROGRAMMING CABLE](#) [CK-USB-04A](#) [GD-LINK](#) [REVELPROG-IS](#) [GANGPRO-ARM-1V](#)