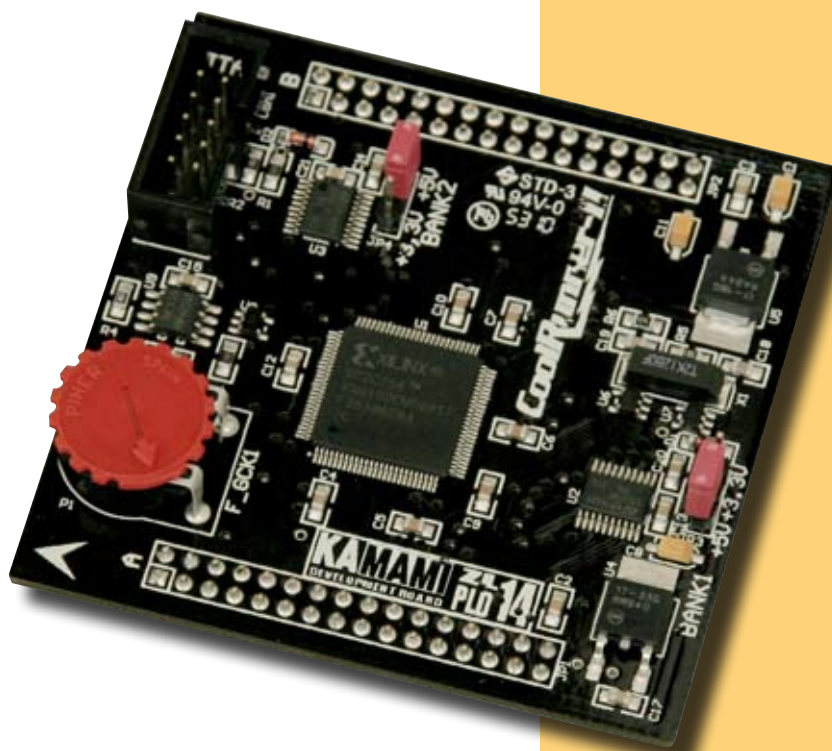


Moduł dipPLD z układem XC2C256



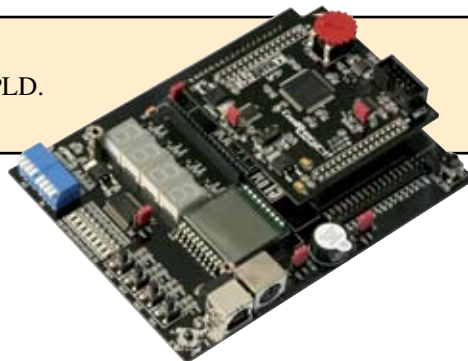
Moduły dipPLD opracowano z myślą o ułatwieniu powszechnego stosowania układów CLPD przez konstruktorów, którzy nie mogą lub nie chcą inwestować w zautomatyzowany montaż elementów o relatywnie „gęstym” rastrze rozmieszczenia wyprowadzeń (0,5 mm).

Podstawowe parametry modułu ZL14PLD

- ▶ Układ CPLD XC2C256 (256 makrokomórek) z rodziny CoolRunner-II w obudowie VQFP100
- ▶ 16 linii z buforami dostosowującymi do sygnałów o napięciu 5 V
- ▶ Wbudowany regulowany generator sygnału taktującego oraz rezonator kwarcowy 32,768 kHz
- ▶ Moduł przystosowany do współpracy z płytą bazową ZL15PLD

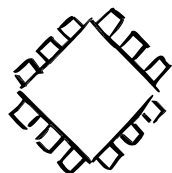


Moduł ZL14PLD współpracuje z płytą bazową ZL15PLD.



Wyposażenie standardowe

Kod	Opis
ZL14PLD	▶ zmontowany i uruchomiony moduł z układem XC2C256



btc

BTC Korporacja
 05-120 Legionowo
 ul. Lwowska 5
 tel.: (022) 767-36-20
 faks: (022) 767-36-33
 e-mail: biuro@kamami.pl
<http://www.kamami.pl>

Zastrzegamy prawo do wprowadzania zmian bez uprzedzenia.

Oferowane przez nas płytki drukowane mogą się różnić od prezentowanej w dokumentacji, przy czym zmianom nie ulegają jej właściwości użytkowe.

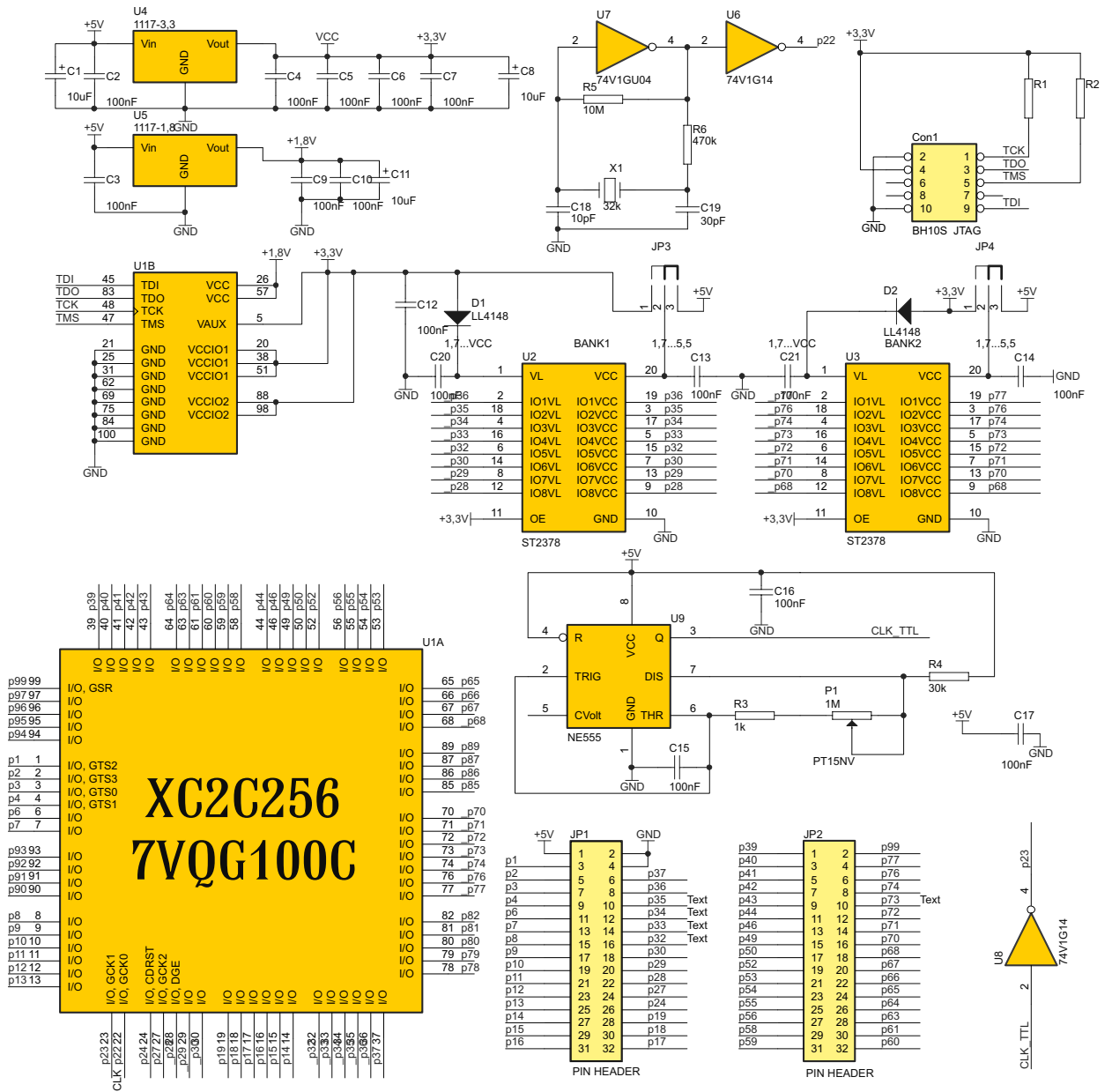
BTC Korporacja gwarantuje zgodność produktu ze specyfikacją.

BTC Korporacja nie ponosi odpowiedzialności za jakiegokolwiek szkody powstałe bezpośrednio lub pośrednio w wyniku użycia lub nieprawidłowego działania produktu.

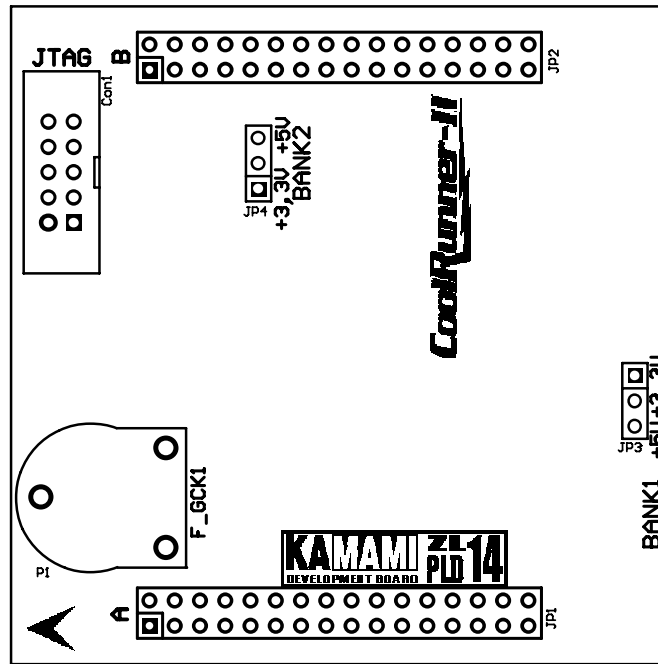
BTC Korporacja zastrzega sobie prawo do modyfikacji niniejszej dokumentacji bez uprzedzenia.

Budowa modułu

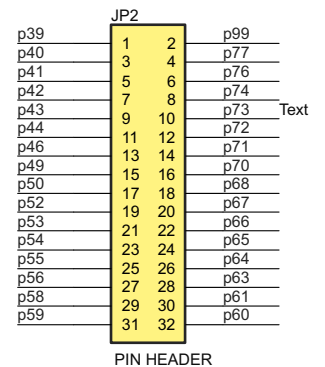
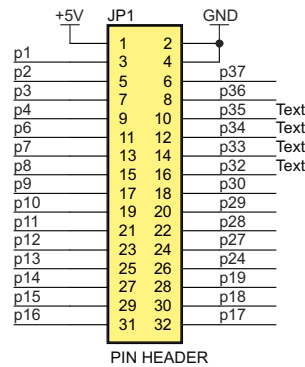
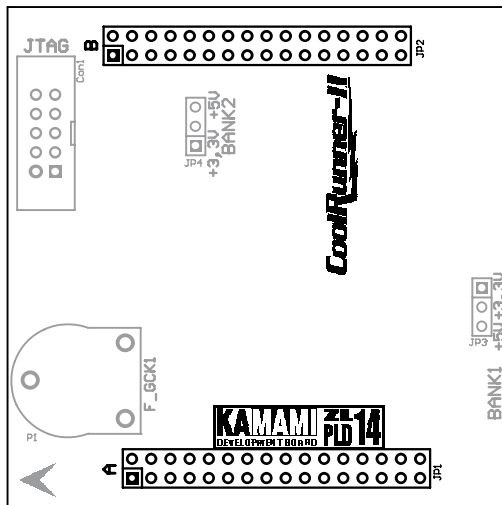
Schemat elektryczny modułu ZL14PLD pokazano na rysunku poniżej.



Rozmieszczenie najważniejszych elementów modułu

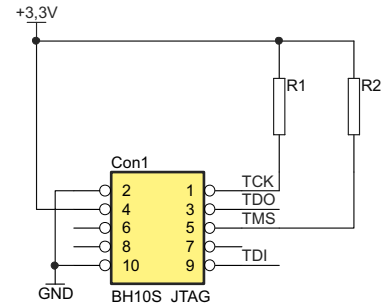
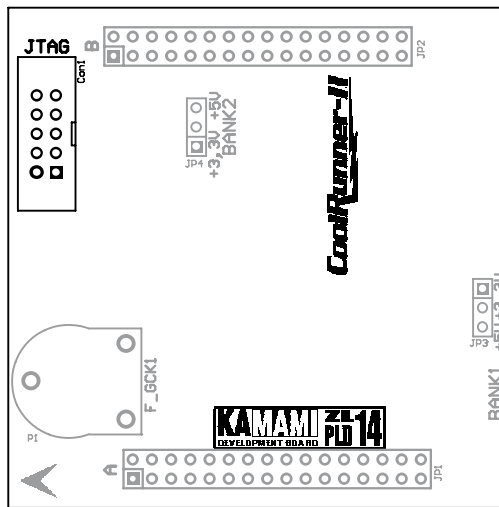


Wyprowadzenia modułu



Złącze JTAG

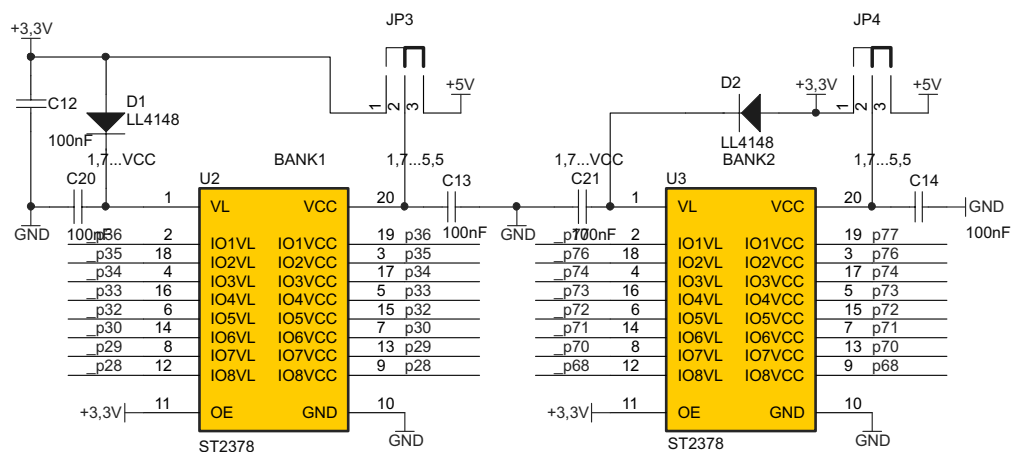
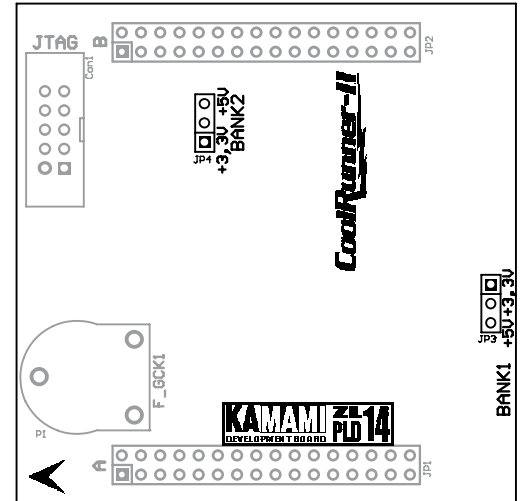
Moduł wyposażono w 10-stykowe złącze IDC, do którego można dołączyć programator/konfigurator ISP (np. ZL11PRG lub ZL4PRG). Umieszczenie tego gniazda na płytce i rozmieszczenie sygnałów pokazano na rysunku poniżej.



Bufory dostosowujące do sygnałów o napięciu 5 V

Moduł wyposażony jest w dwa 8-liniowe bufory ST2378, które umożliwiają doprowadzenie do układu programowalnego 16 linii z sygnałami o napięciu 5 V lub 3,3 V. Konfiguracja buforów zależna jest od ustawienia zworek BANK1 (JP3) i BANK2 (JP4), opis konfiguracji przedstawiono w tabelce poniżej.

Poziomy sygnału	Linie I/O	Konfiguracja zworek
3,3 V	p28, p29, p30, p32, p33, p34, p35, p36	BANK1 w pozycji 3,3 V (1-2)
5 V	p28, p29, p30, p32, p33, p34, p35, p36	BANK1 w pozycji 5 V (2-3)
3,3 V	p68, p70, p71, p72, p73, p74, p76, p77	BANK2 w pozycji 3,3 V (1-2)
5 V	p68, p70, p71, p72, p73, p74, p76, p77	BANK2 w pozycji 5 V (2-3)



X-ON Electronics

Largest Supplier of Electrical and Electronic Components

Click to view similar products for [Development Boards & Kits - Other Processors](#) category:

Click to view products by [Kamami](#) manufacturer:

Other Similar products are found below :

[KIT_AURIX_TC233LP_TRB](#) [EVB-MEC1418MECC](#) [SPC56XVTOP-M](#) [ADZS-BF506F-EZLITE](#) [ADZS-SADA2-BRD](#) [20-101-1252](#)
[T1023RDB-PC](#) [20-101-1267](#) [T1042D4RDB-PA](#) [ML610Q174](#) [REFERENCE BOARD](#) [MPC574XG-MB](#) [BSC9132QDS](#) [C29XPCIE-RDB](#)
[KIT_TC1793_SK](#) [CC-ACC-18M433](#) [P1010RDB-PB](#) [P1020RDB-PD](#) [P2020COME-DS-PB](#) [STM8S/32-D/RAIS](#) [T4240RDB-PB](#) [TRK-USB-](#)
[MPC5604B](#) [TWR-56F8200](#) [CY3674](#) [SPC58XXADPT176S](#) [MAX1464EVKIT](#) [TRK-MPC5606B](#) [RTE510Y470TGB00000R](#) [STM8128-](#)
[MCKIT](#) [MAXQ622-KIT#](#) [YRPBRL78G11](#) [SPC58EEMU](#) [QB-R5F10JGC-TB](#) [YQB-R5F11BLE-TB](#) [SPC564A70AVB176](#)
[RTE5117GC0TGB00000R](#) [QB-R5F100LE-TB](#) [YR0K50571MS000BE](#) [YQB-R5F1057A-TB](#) [QB-R5F104PJ-TB](#) [CC-ACC-ETHMX](#)
[LFM34INTPQA](#) [SPC563M64A176S](#) [Y-BLDC-SK-RL78F14](#) [P1021RDB-PC](#) [SPC58XCADPT176S](#) [RTE510MPG0TGB00000R](#)
[YRPBRX71M](#) [LFMAJ04PLT](#) [KITAURIXTC234LPSTRBTOBO1](#) [OV-7604-C7-EVALUATION-BOARD](#)