

## 四路 2 输入与门

### 概述

CD4081B 是一款四路 2 输入与门电路。输出有缓冲，输出有缓冲可提高噪声抗扰度和减小输出阻抗变化的影响。推荐的工作电压范围是 3V 至 15V，以 VSS 为参考。未使用的输入引脚必须连接到 VDD、VSS 或另一个输入。主要应用于工业和汽车领域。其主要特点如下：

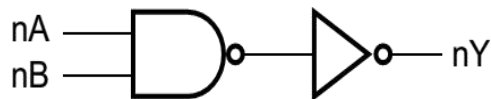
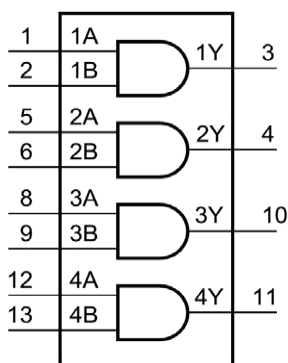
- 完全静态工作
- 标准的对称输出特性
- 5V、10V、15V 参数标准
- 工作温度范围：-40℃~+85℃
- 封装形式：DIP14/SOP14/TSSOP14

### 产品订购信息

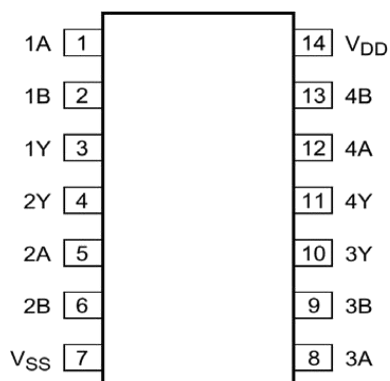
产品名称	封装	打印名称	包装	包装数量
CD4081BEG	DIP14	CD4081BE	管装	1000 只/盒
CD4081BDRG	SOP14	CD4081B	编带	2500 只/盘
CD4081BPWRG	TSSOP14	CD4081B	编带	2500 只/盘

### 功能框图及引脚说明

#### 功能框图



## 引脚排列图



## 引脚说明

引脚	符号	功能	引脚	符号	功能
1	1A	输入	8	3A	输入
2	1B	输入	9	3B	输入
3	1Y	输出	10	3Y	输出
4	2Y	输出	11	4Y	输出
5	2A	输入	12	4A	输入
6	2B	输入	13	4B	输入
7	VSS	地	14	VDD	电源

## 真值表

输入		输出
nA	nB	nY
L	L	L
L	H	L
H	L	L
H	H	H

备注：“H”代表高电平，“L”代表低电平

## 电特性

极限参数 (除非另有规定,  $T_{amb}=25^{\circ}\text{C}$ , 电压以  $V_{SS}=0\text{V}$  (通常接地) 为参考。)

参数名称	符号	条件		额定值	单位
电源电压	$V_{DD}$			-0.5~+18	V
输入钳位电流	$I_{IK}$	$V_I < -0.5\text{V}$ or $V_I > V_{DD} + 0.5\text{V}$			mA
输入电压	$V_I$			-0.5~ $V_{DD}+0.5$	V
输出钳位电流	$I_{OK}$	$V_O < -0.5\text{V}$ or $V_O > V_{DD} + 0.5\text{V}$		$\pm 10$	mA
输入/输出电流	$I_{I/O}$			$\pm 10$	mA
工作电流	$I_{DD}$			50	mA
总功耗	$P_{tot}$	DIP14		750	mW
		SOP14		500	mW
工作环境温度	$T_{amb}$			-40~+85	$^{\circ}\text{C}$
贮存温度	$T_{stg}$			-65~+150	$^{\circ}\text{C}$
焊接温度	$T_L$	10 秒	DIP	245	$^{\circ}\text{C}$
			SOP	250	$^{\circ}\text{C}$

注: 对于 DIP 封装, 温度超过  $70^{\circ}\text{C}$ , 温度每升高  $1^{\circ}\text{C}$ , 额定功耗减少 12 mW。

对于 SOP 封装, 温度超过  $70^{\circ}\text{C}$ , 温度每升高  $1^{\circ}\text{C}$ , 额定功耗减少 8mW。

## 推荐使用条件

参数名称	符号	最小	典型	最大	单位
工作电压	$V_{DD}$	3		15	V
输入电压	$V_I$	0		$V_{DD}$	V
环境温度	$T_{amb}$	-40		+85	$^{\circ}\text{C}$

## 电气特性

直流参数 (除非另有规定,  $T_{amb}=25^{\circ}\text{C}$ ,  $V_{DD}=5\text{V}$ ,  $V_{SS}=0\text{V}$ ,  $V_I=V_{SS}$  或  $V_{DD}$ )

参数名称	符号	测试条件	最小	典型	最大	单位
静态电流	$I_{DD}$	$V_{DD}=5\text{V}$ , 输入接 $V_{DD}$ 或 $V_{SS}$	-	-	0.25	$\mu\text{A}$
		$V_{DD}=10\text{V}$ , 输入接 $V_{DD}$ 或 $V_{SS}$	-	-	0.5	$\mu\text{A}$
		$V_{DD}=15\text{V}$ , 输入接 $V_{DD}$ 或 $V_{SS}$	-	-	1.0	$\mu\text{A}$
输出低电平电流	$I_{OL}$	$V_{DD}=5\text{V}$ , $V_O=0.4\text{V}$	0.5	-	-	mA
		$V_{DD}=10\text{V}$ , $V_O=0.5\text{V}$	1.3	-	-	mA
		$V_{DD}=15\text{V}$ , $V_O=1.5\text{V}$	3.4	-	-	mA
输出高电平电流	$I_{OH}$	$V_{DD}=5\text{V}$ , $V_O=2.5\text{V}$	-1.4	-	-	mA
		$V_{DD}=5\text{V}$ , $V_O=4.6\text{V}$	-0.5	-	-	mA
		$V_{DD}=10\text{V}$ , $V_O=9.5\text{V}$	-1.3	-	-	mA
		$V_{DD}=15\text{V}$ , $V_O=13.5\text{V}$	-3.4	-	-	mA

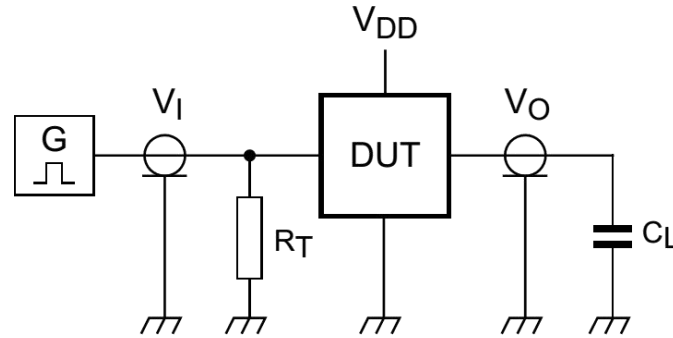
输出低电平电压	VOL	$V_{DD}=5V,  I_o  < 1\mu A$	-	-	0.05	V
		$V_{DD}=10V,  I_o  < 1\mu A$	-	-	0.05	V
		$V_{DD}=15V,  I_o  < 1\mu A$	-	-	0.05	V
输出高电平电压	VOH	$V_{DD}=5V,  I_o  < 1\mu A$	4.95	-	-	V
		$V_{DD}=10V,  I_o  < 1\mu A$	9.95	-	-	V
		$V_{DD}=15V,  I_o  < 1\mu A$	14.95	-	-	V
输入低电平电压	VIL	$V_{DD}=5V,  I_o  < 1\mu A$	-	-	1.5	V
		$V_{DD}=10V,  I_o  < 1\mu A$	-	-	3.0	V
		$V_{DD}=15V,  I_o  < 1\mu A$	-	-	4.0	V
输入高电平电压	VIH	$V_{DD}=5V,  I_o  < 1\mu A$	3.5	-	-	V
		$V_{DD}=10V,  I_o  < 1\mu A$	7.0	-	-	V
		$V_{DD}=15V,  I_o  < 1\mu A$	11.0	-	-	V
输入电容	$C_i$	任意输入端口	-	-	7.5	pF
输入漏电流	$I_i$	$V_{DD}=15V$	-	-	$\pm 0.1$	$\mu A$

交流参数 (除非另有规定,  $T_{amb}=25^{\circ}C, V_{CC}=5V, V_{EE}=0V$ , 输入  $t_r, t_f=20ns, CL=50pF$ )

参数名称	符号	测试条件	最小	典型	最大	单位
传输延迟时间	$t_{PHL}$	$V_{DD}=5V$	-	55	110	ns
		$V_{DD}=10V$	-	25	50	ns
		$V_{DD}=15V$	-	20	40	ns
	$t_{PLH}$	$V_{DD}=5V$	-	45	90	ns
		$V_{DD}=10V$	-	20	40	ns
		$V_{DD}=15V$	-	15	30	ns
转换时间	$t_{THL}$	$V_{DD}=5V$	-	60	120	ns
		$V_{DD}=10V$	-	30	60	ns
		$V_{DD}=15V$	-	20	40	ns
	$t_{TLH}$	$V_{DD}=5V$	-	60	120	ns
		$V_{DD}=10V$	-	30	60	ns
		$V_{DD}=15V$	-	20	40	ns

## 测试线路

### 交流测试线路



备注：DUT:待测电路

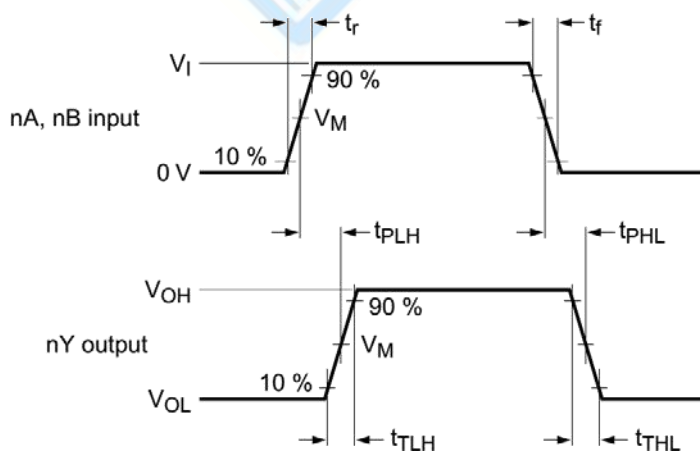
$C_L$ :负载电容

$R_T$ :输出电阻等效于脉冲发生器的输出阻抗  $Z_o$

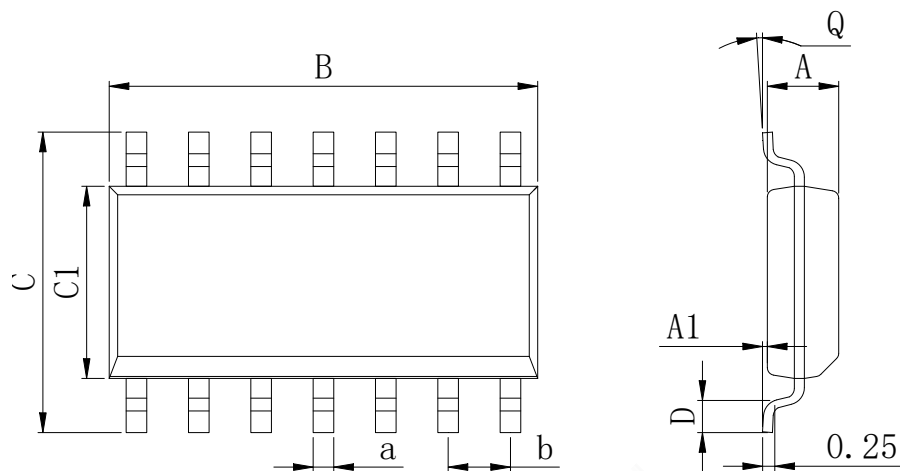
测试条件:

工作电压	输入		负载
$V_{DD}$	$V_I$	$t_r, t_f$	$C_L$
5V~15V	$V_{SS}$ 或 $V_{DD}$	$\leq 20ns$	50pF

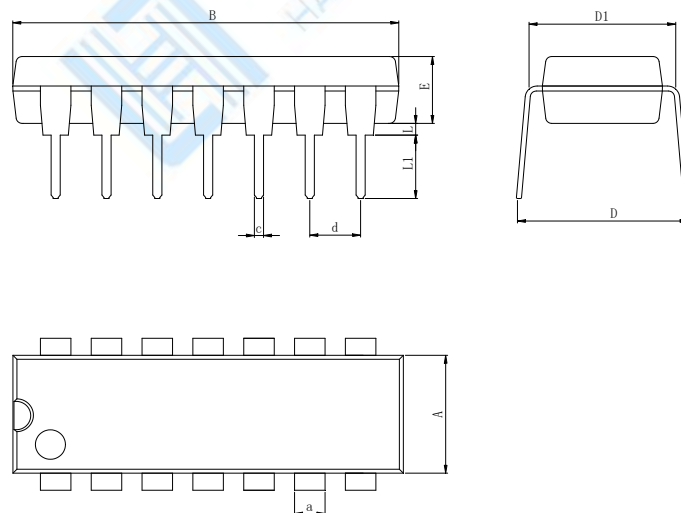
## 交流测试波形



工作电压	输入	输出
$V_{DD}$	$V_M$	$V_M$
5V~15V	$0.5V_{DD}$	$0, .5V_{DD}$

**封装外形尺寸**
**SOP-14L**


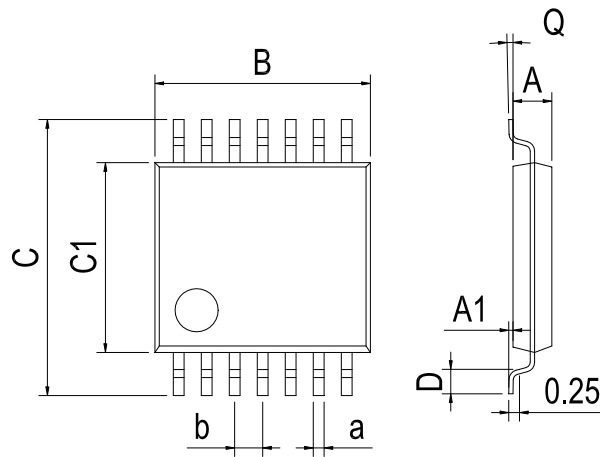
Dimensions In Millimeters(SOP14L)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	1.35	0.05	8.55	5.80	3.80	0.40	0	0.35	1.27 BSC
Max:	1.55	0.20	8.75	6.20	4.00	0.80	8	0.45	

**DIP-14L**


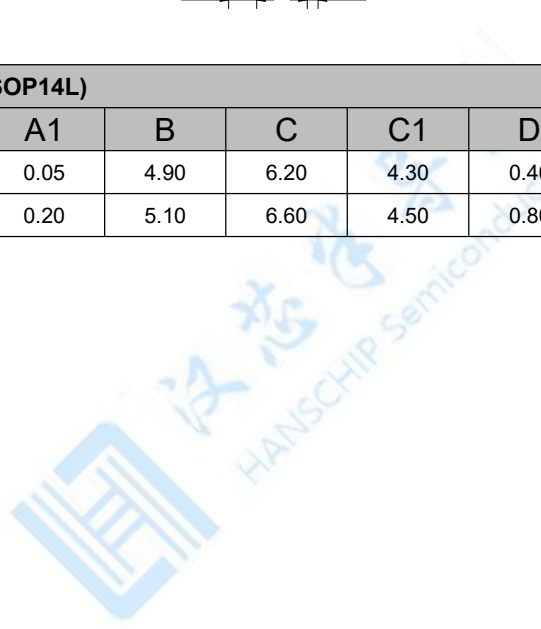
Dimensions In Millimeters(DIP14L)										
Symbol:	A	B	D	D1	E	L	L1	a	c	d
Min:	6.10	18.94	8.40	7.42	3.10	0.50	3.00	1.50	0.40	2.54 BSC
Max:	6.68	19.56	9.00	7.82	3.55	0.70	3.60	1.55	0.50	

**封装外形尺寸**

TSSOP-14L



Dimensions In Millimeters(TSSOP14L)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	0.85	0.05	4.90	6.20	4.30	0.40	0°	0.20	0.65 BSC
Max:	0.95	0.20	5.10	6.60	4.50	0.80	8°	0.25	



**重要说明：**

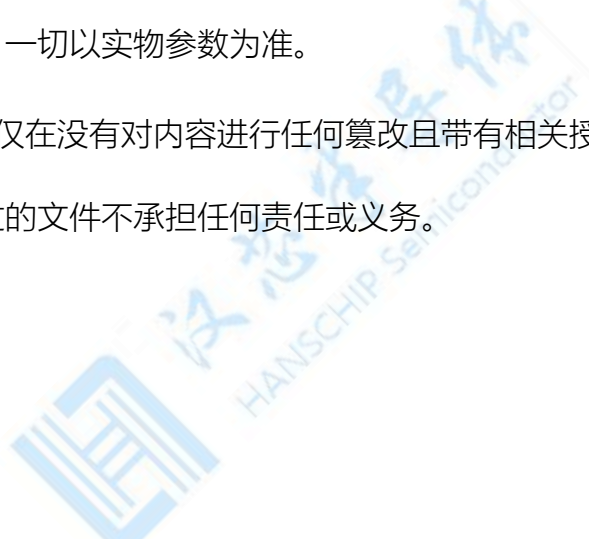
汉芯半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。

客户在使用汉芯半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施，以避免潜在风险可能导致人身伤害或财产损失情况的发生。

汉芯半导体产品未获得生命支持、军事、航空航天等领域应用之许可，汉芯半导体将不承担产品在这些领域应用造成的后果。

汉芯半导体保证公司所生产半导体产品的性能达到在销售时可应用的性能指标。测试和其他质量控制技术的使用只限于汉芯半导体的质量保证范围内。每个器件并非所有参数均需要检测。以上文档资料仅供参考，一切以实物参数为准。

汉芯半导体的文档资料，仅在没有对内容进行任何篡改且带有相关授权的情况下才允许进行复制。汉芯半导体对篡改过的文件不承担任何责任或义务。





## X-ON Electronics

Largest Supplier of Electrical and Electronic Components

*Click to view similar products for [Logic Gates](#) category:*

*Click to view products by [Analog Devices](#) manufacturer:*

Other Similar products are found below :

[NL17SG32DFT2G](#) [CD4068BE](#) [NL17SG86DFT2G](#) [NLX1G11AMUTCG](#) [NLX1G97MUTCG](#) [74LS38](#) [74LVC1G08Z-7](#) [CD4025BE](#)  
[NLV17SZ00DFT2G](#) [NLV17SZ126DFT2G](#) [NLV27WZ17DFT2G](#) [NLV74HC02ADR2G](#) [74HC32S14-13](#) [74LS133](#) [74LVC1G32Z-7](#)  
[74LVC1G86Z-7](#) [NLV74HC14ADR2G](#) [NLV74HC20ADR2G](#) [NLVVHC1G09DFT1G](#) [NLX2G86MUTCG](#) [74LVC2G32RA3-7](#)  
[74LVC2G00HD4-7](#) [NL17SG02P5T5G](#) [74LVC2G86HK3-7](#) [NLVVHC1G14DFT2G](#) [NLX1G99DMUTWG](#) [NLVVHC1G00DFT2G](#)  
[NLV7SZ57DFT2G](#) [NLV74VHC04DTR2G](#) [NLV27WZ00USG](#) [NLU1G86CMUTCG](#) [NLU1G08CMUTCG](#) [NL17SZ32P5T5G](#)  
[NL17SZ00P5T5G](#) [NL17SH02P5T5G](#) [74AUP2G00RA3-7](#) [NLVVHC1GT00DFT2G](#) [NLV74HC02ADTR2G](#) [NLX1G332CMUTCG](#)  
[NLVHCT132ADTR2G](#) [NL17SG86P5T5G](#) [NL17SZ05P5T5G](#) [NLV74VHC00DTR2G](#) [NLVVHC1G02DFT1G](#) [NLV74HC86ADR2G](#)  
[74LVC2G86RA3-7](#) [NL17SZ38DBVT1G](#) [NLV18SZ00DFT2G](#) [NLVVHC1G07DFT1G](#) [NLVVHC1G02DFT2G](#)