

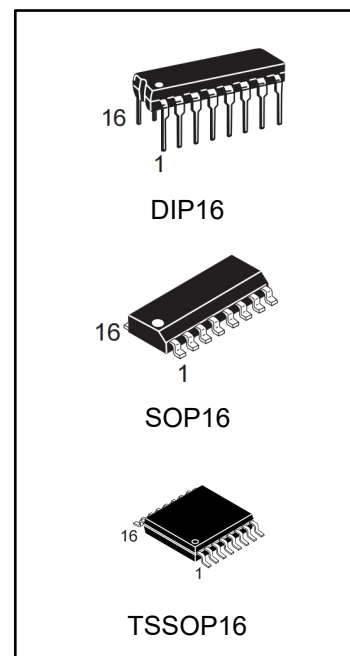
8 阶移位锁存总线寄存器

产品说明

CD4094B 是带输出锁存和三态控制的串入/并出高速转换器，具有简单、功耗低、驱动能力强和控制灵活等优点。数据在输入上升沿开始转移，当 STR 是高电平时，数据在每一个移位寄存器转存到存储寄存器，锁存端 (STR) 可方便的进行片选和级联输出控制。并行使能端 (OE) 可以控制输出高阻态，QS1 在第 9 个串行时钟上升沿开始输出，QS2 在第 9 个串行时钟下降沿开始输出。

其主要特点如下：

- 全静态工作
- 5V、10V、15V 参数标准范围
- 对称输出特性
- 工作在工业级标准温度范围 (-40~85°C)
- 符合 JEDEC 标准的 JESD13-B
- ESD 能力：机器模式超过 2000V
人体模式超过 200V
- 封装形式：DIP16/SOP16/TSSOP16



产品订购信息

产品名称	封装	打印名称	包装	包装数量
CD4094BPG	DIP16	CD4094B	管装	1000 只/盒
CD4094BDRG	SOP16	CD4094B	编带	2500 只/盘
CD4094BPWRG	TSSOP16	CD4094B	编带	2500 只/盘

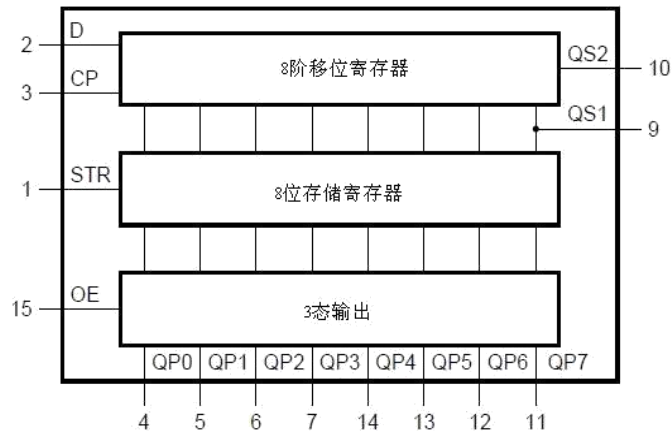
功能框图及引脚说明


图 1 功能框图

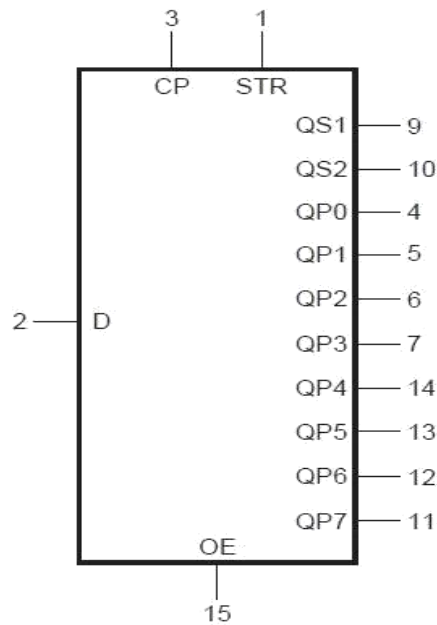


图 2 逻辑符号

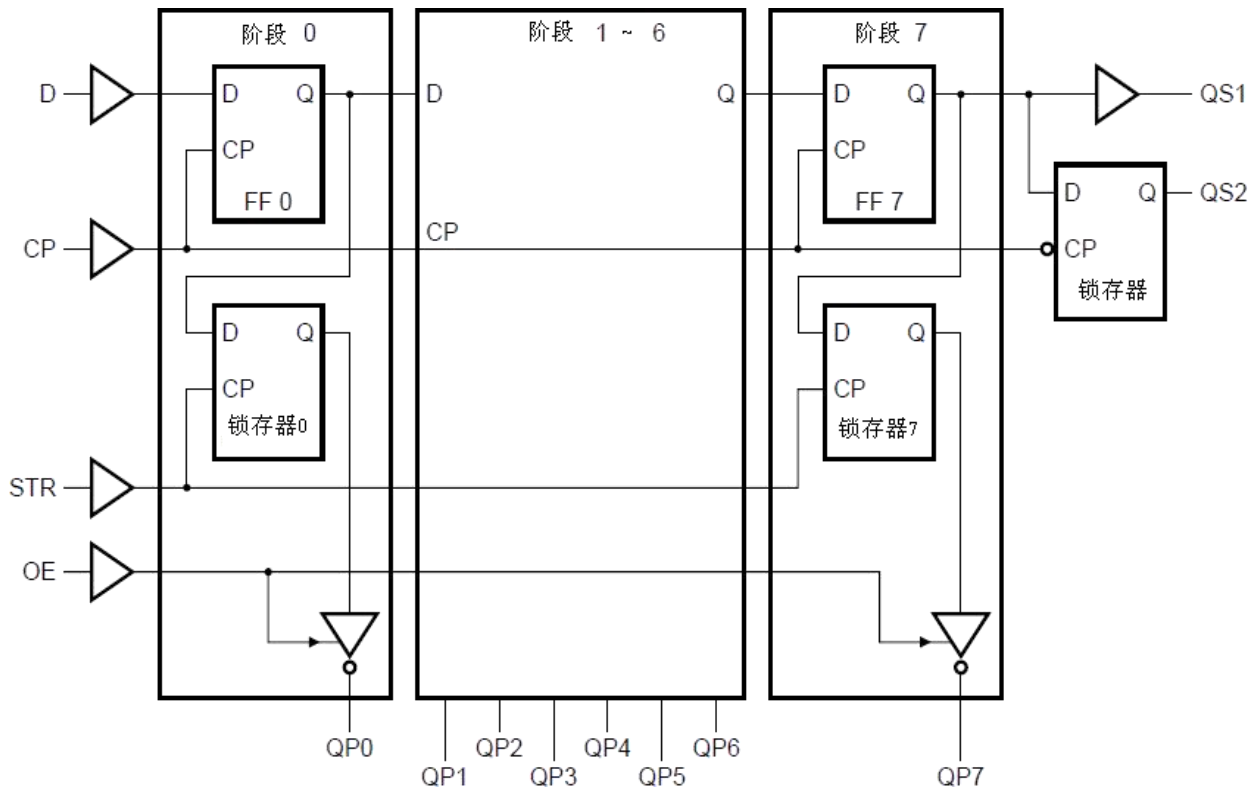


图 3 逻辑图

引脚排列图

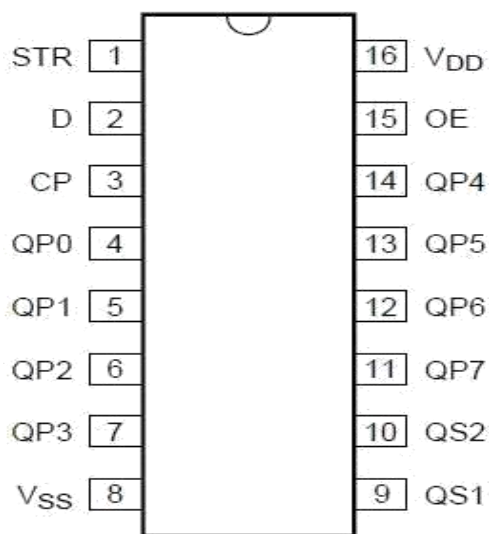


图 4 管脚排列图

引脚说明

引脚	符号	功能	引脚	符号	功能
1	STR	锁存端	9	QS1	串行数据输出
2	D	串行数据输入端	10	QS2	串行数据输出
3	CP	串行时钟端	11	QP7	并行输出
4	QP0	并行输出	12	QP6	并行输出
5	QP1	并行输出	13	QP5	并行输出
6	QP2	并行输出	14	QP4	并行输出
7	QP3	并行输出	15	OE	输出使能端
8	V _{ss}	地	16	V _{DD}	电源

功能说明（真值表、时序图）

输入				并行输出		串行输出	
CP	OE	STR	D	QP0	QPn	QS1	QS2
↑	L	X	X	Z	Z	Q6S	NC
↓	L	X	X	Z	Z	NC	Q7S
↑	H	L	X	NC	NC	QS6	NC
↑	H	H	L	L	QPn-1	QS6	NC
↑	H	H	H	H	QPn-1	QS6	NC
↓	H	H	H	NC	NC	NC	Q7S

注：在时钟上升沿时，数据由第 7 个寄存器转移到第 8 个寄存器并在 QSn 输出。

H 为电平电压，L 为电平电压，X 为忽略不计，↑为上升沿，↓下降沿。Z 为高阻态。

Q6S 表示在第 6 个串行时钟上升沿输出。Q7S 表示在第 7 个串行时钟下降沿开始输出。

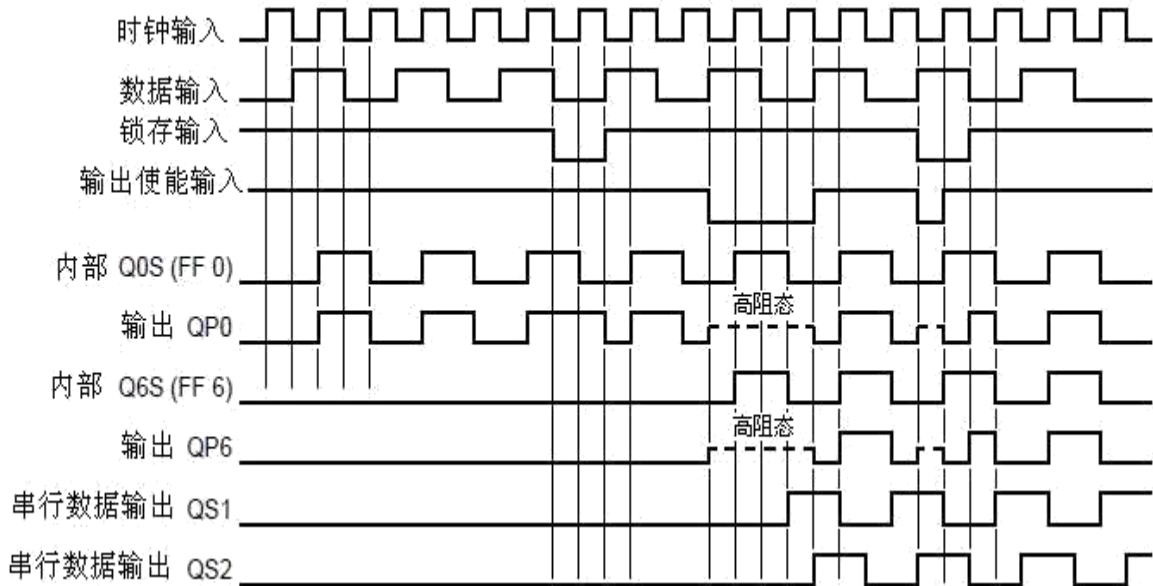


图 5 时序图

电特性

极限参数除非另有规定, $T_{amb}=25^{\circ}C$

参数名称	符号	条件		额定值	单位
电源电压	V_{DD}			-0.5~20	V
输入电压	V_I			-0.5~ $V_{DD}+0.5$	V
输入输出电流	$\pm I$			± 10	mA
功耗	P_D	$T_{amb} = -40 \text{ to } +85^{\circ}C$		500	mW
输出功率	P			100	mW
工作环境温度	T_{amb}			-40~+85	$^{\circ}C$
贮存温度	T_{stg}			-65~+150	$^{\circ}C$
焊接温度	T_L	10 秒	DIP 封装电路	245	$^{\circ}C$
			SOP 封装电路	250	

推荐使用条件 (除非另有规定, $T_{amb}=25^{\circ}C$)

参数名称	VDD (V)	最小	最大	单位
工作电压		3	18	V
数据建立时间 T_S	5	125		ns
	10	55		
	15	35		
脉冲宽度, T_W	5	200		ns
	10	100		
	15	83		
时钟输入频率, f_{CL}	5	dc	1.25	MHz
	10		2.5	
	15		3	
时钟输入上升或下降时间	5		15	us
	10		5	
	15		5	
选通脉冲宽度	5	200		ns
	10	80		
	15	70		

直流电气特性 (除非另有规定, $V_{SS}=0V$, $T_{amb}=-40^{\circ}C$)

参数名称	符号	测试条件	最小	典型	最大	单位
静态电流 (最大)	I _{DD}	$V_I=V_{SS}$ 或 V_{DD} ; $I_O=0$	$V_{DD}=5V$		5	μA
			$V_{DD}=10V$		10	
			$V_{DD}=15V$		20	
输出低电平电压	V _{OL}	$V_I=V_{SS}$ 或 V_{DD} , $ I_O < 1\mu A$	$V_{DD}=5V$		0.05	V
			$V_{DD}=10V$		0.05	
			$V_{DD}=15V$		0.05	
输出高电平电压	V _{OH}	$V_I=V_{SS}$ 或 V_{DD} , $ I_O < 1\mu A$	$V_{DD}=5V$	4.95		V
			$V_{DD}=10V$	9.95		
			$V_{DD}=15V$	14.95		
输入低电平	V _{IL}	$V_O=0.5V$ 或 $4.5V$, $ I_O < 1\mu A$	$V_{DD}=5V$		1.5	V
		$V_O=1.0V$ 或 $9.0V$, $ I_O < 1\mu A$	$V_{DD}=10V$		3.0	
		$V_O=1.5V$ 或 $13.5V$, $ I_O < 1\mu A$	$V_{DD}=15V$		4.0	
输入高电平	V _{IH}	$V_O=0.5V$ 或 $4.5V$, $ I_O < 1\mu A$	$V_{DD}=5V$	3.5		V
		$V_O=1.0V$ 或 $9.0V$, $ I_O < 1\mu A$	$V_{DD}=10V$	7.0		
		$V_O=1.5V$ 或 $13.5V$, $ I_O < 1\mu A$	$V_{DD}=15V$	11.0		
输出低电平电流	I _{OL}	$V_O=0.4V$, $V_I=0$ 或 $5V$	$V_{DD}=5V$	0.61		mA
		$V_O=0.5V$, $V_I=0$ 或 $10V$	$V_{DD}=10V$	1.5		
		$V_O=1.5V$, $V_I=0$ 或 $15V$	$V_{DD}=15V$	4		
输出高电平电流	I _{OH}	$V_O=4.6V$, $V_I=0$ 或 $5V$	$V_{DD}=5V$	-0.61		mA
		$V_O=9.5V$, $V_I=0$ 或 $10V$	$V_{DD}=10V$	-1.5		
		$V_O=13.5V$, $V_I=0$ 或 $15V$	$V_{DD}=15V$	-4		
		$V_O=2.5V$, $V_I=0$ 或 $5V$	$V_{DD}=5V$	-1.8		
输入漏电流	I _{IN}	$V_{IN}=0$ 或 $18V$, $V_{DD}=18V$	$V_{DD}=15V$		±0.1	μA

(除非另有规定, $V_{SS}=0V$, $T_{amb}=25^{\circ}C$ 。)

参数名称	符号	测试条件	最小	典型	最大	单位
静态电流	I _{DD}	$V_i=V_{SS}$ 或 V_{DD} ; $I_o=0$	$V_{DD}=5V$		5	μA
			$V_{DD}=10V$		10	
			$V_{DD}=15V$		20	
输出低电平电压	V _{OL}	$V_i=V_{SS}$ 或 V_{DD} , $ I_O < 1\mu A$	$V_{DD}=5V$		0.05	V
			$V_{DD}=10V$		0.05	
			$V_{DD}=15V$		0.05	
输出高电平电压	V _{OH}	$V_i=V_{SS}$ 或 V_{DD} , $ I_O < 1\mu A$	$V_{DD}=5V$	4.95		V
			$V_{DD}=10V$	9.95		
			$V_{DD}=15V$	14.95		
输入低电平	V _{IL}	$V_o=0.5V$ 或 $4.5V$, $ I_O < 1\mu A$	$V_{DD}=5V$		1.5	V
		$V_o=1.0V$ 或 $9.0V$, $ I_O < 1\mu A$	$V_{DD}=10V$		3.0	
		$V_o=1.5V$ 或 $13.5V$, $ I_O < 1\mu A$	$V_{DD}=15V$		4.0	
输入高电平	V _{IH}	$V_o=0.5V$ 或 $4.5V$, $ I_O < 1\mu A$	$V_{DD}=5V$	3.5		V
		$V_o=1.0V$ 或 $9.0V$, $ I_O < 1\mu A$	$V_{DD}=10V$	7.0		
		$V_o=1.5V$ 或 $13.5V$, $ I_O < 1\mu A$	$V_{DD}=15V$	11.0		
输出低电平电流	I _{OL}	$V_o=0.4V$, $V_i=0$ 或 $5V$	$V_{DD}=5V$	0.51		mA
		$V_o=0.5V$, $V_i=0$ 或 $10V$	$V_{DD}=10V$	1.3		
		$V_o=1.5V$, $V_i=0$ 或 $15V$	$V_{DD}=15V$	3.4		
输出高电平电流	I _{OH}	$V_o=4.6V$, $V_i=0$ 或 $5V$	$V_{DD}=5V$	-0.51		mA
		$V_o=9.5V$, $V_i=0$ 或 $10V$	$V_{DD}=10V$	-1.3		
		$V_o=13.5V$, $V_i=0$ 或 $15V$	$V_{DD}=15V$	-3.4		
		$V_o=2.5V$, $V_i=0$ 或 $5V$	$V_{DD}=5V$	-1.6		mA
输入漏电流	I _{IN}	$V_{IN}=0$ 或 $18V$, $V_{DD}=18V$	$V_{DD}=15V$		±0.1	μA

(除非另有规定, $V_{SS}=0V$, $T_{amb}=85^{\circ}C$ 。)

参数名称	符号	测试条件	最小	典型	最大	单位
静态电流 (最大)	IDD	$V_I=V_{SS}$ 或 V_{DD} ; $I_O=0$	$V_{DD}=5V$		150	μA
			$V_{DD}=10V$		300	
			$V_{DD}=15V$		600	
输出低电平电压	VOL	$V_I=V_{SS}$ 或 V_{DD} , $ I_O < 1\mu A$	$V_{DD}=5V$		0.05	V
			$V_{DD}=10V$		0.05	
			$V_{DD}=15V$		0.05	
输出高电平电压	VOH	$V_I=V_{SS}$ 或 V_{DD} , $ I_O < 1\mu A$	$V_{DD}=5V$	4.95		V
			$V_{DD}=10V$	9.95		
			$V_{DD}=15V$	14.95		
输入低电平	VIL	$V_O=0.5V$ 或 $4.5V$, $ I_O < 1\mu A$	$V_{DD}=5V$		1.5	V
		$V_O=1.0V$ 或 $9.0V$, $ I_O < 1\mu A$	$V_{DD}=10V$		3.0	
		$V_O=1.5V$ 或 $13.5V$, $ I_O < 1\mu A$	$V_{DD}=15V$		4.0	
输入高电平	VIH	$V_O=0.5V$ 或 $4.5V$, $ I_O < 1\mu A$	$V_{DD}=5V$	3.5		mA
		$V_O=1.0V$ 或 $9.0V$, $ I_O < 1\mu A$	$V_{DD}=10V$	7		
		$V_O=1.5V$ 或 $13.5V$, $ I_O < 1\mu A$	$V_{DD}=15V$	11		
输出低电平电流	IOL	$V_O=0.4V$, $V_I=0$ 或 $5V$	$V_{DD}=5V$	0.42		mA
		$V_O=0.5V$, $V_I=0$ 或 $10V$	$V_{DD}=10V$	1.1		
		$V_O=1.5V$, $V_I=0$ 或 $15V$	$V_{DD}=15V$	2.8		
输出高电平电流	IOH	$V_O=4.6V$, $V_I=0$ 或 $5V$	$V_{DD}=5V$	-0.42		mA
		$V_O=9.5V$, $V_I=0$ 或 $10V$	$V_{DD}=10V$	-1.1		
		$V_O=13.5V$, $V_I=0$ 或 $15V$	$V_{DD}=15V$	-2.8		
		$V_O=2.5V$, $V_I=0$ 或 $5V$	$V_{DD}=5V$	-1.3		
输入漏电流	IIN	$V_{IN}=0$ 或 $18V$, $V_{DD}=18V$	$V_{DD}=15V$		± 1	μA

交流电气特性 (除非另有规定, $T_{amb} = 25^{\circ}C$, $CL = 50pF$, $Input\ tr = tf = 20ns$, $RL = 200K\Omega$;)

参数	条件	最小值	典型值	最大值	单位
传输延时时间 t_{PHL} , t_{PLH} 时钟到串口输出 Q_s	$V_{DD} = 5V$		300	600	ns
	$V_{DD} = 10V$		125	250	ns
	$V_{DD} = 15V$		95	190	ns
时钟到串口输出 $Q's$	$V_{DD} = 5V$		230	460	ns
	$V_{DD} = 10V$		110	220	ns
	$V_{DD} = 15V$		75	150	ns
时钟到并行输出	$V_{DD} = 5V$		420	840	ns
	$V_{DD} = 10V$		195	390	ns
	$V_{DD} = 15V$		135	270	ns
选通到并行输出	$V_{DD} = 5V$		290	580	ns
	$V_{DD} = 10V$		145	290	ns
	$V_{DD} = 15V$		100	200	ns
输出使能到并行输出 t_{PHZ} , t_{PZHt}	$V_{DD} = 5V$		140	280	ns
	$V_{DD} = 10V$		60	120	ns
	$V_{DD} = 15V$		45	90	ns
t_{PHZ} , t_{PZHt}	$V_{DD} = 5V$		100	200	ns
	$V_{DD} = 10V$		50	100	ns
	$V_{DD} = 15V$		40	80	ns
最小的选通脉冲宽度 T_w	$V_{DD} = 5V$		100	200	ns
	$V_{DD} = 10V$		40	80	ns
	$V_{DD} = 15V$		35	70	ns
最小时钟脉冲宽度 T_w	$V_{DD} = 5V$		100	200	ns
	$V_{DD} = 10V$		50	100	ns
	$V_{DD} = 15V$		40	83	ns
最小的数据建立时间 T_s	$V_{DD} = 5V$		60	125	ns
	$V_{DD} = 10V$		30	55	ns
	$V_{DD} = 15V$		20	35	ns
爬波时间 t_{THL} , t_{TLHt}	$V_{DD} = 5V$		100	200	ns
	$V_{DD} = 10V$		50	100	ns
	$V_{DD} = 15V$		40	80	ns
最大时钟输入的上升或下降时间	$V_{DD} = 5V$	15			ns
	$V_{DD} = 10V$	5			ns
	$V_{DD} = 15V$	5			ns

t_{rCL} , t_{fCL}					
最大时钟输入频率, f_{CL}	$V_{DD}=5V$	1.25	2.5		MHz
	$V_{DD}=10V$	2.5	5		MHz
	$V_{DD}=15V$	3	6		MHz
输入电容 C_{IN}			5	7.5	pF

波形图

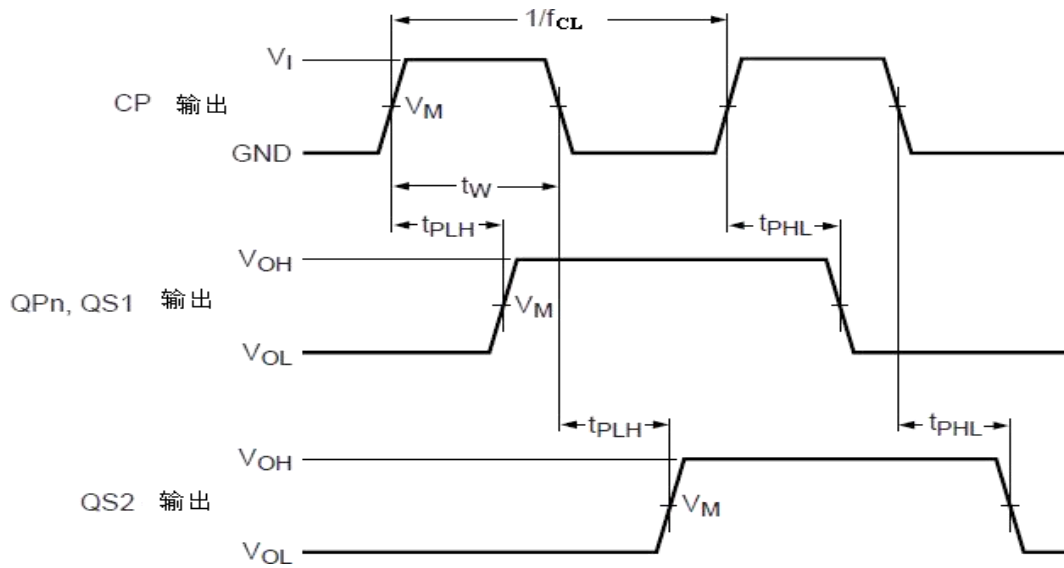


图 6 交流参数测试图

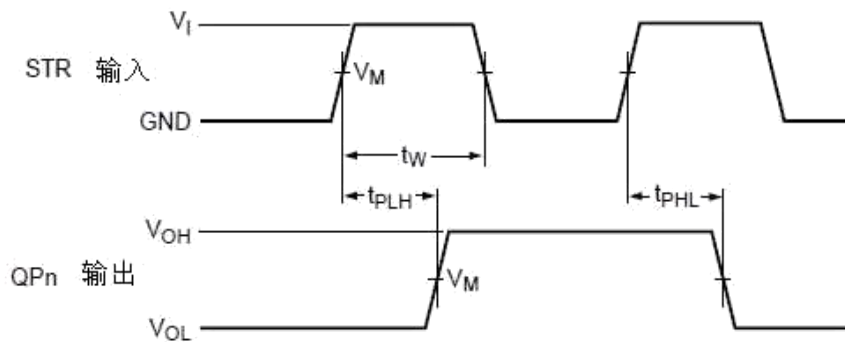


图 7 交流参数测试图

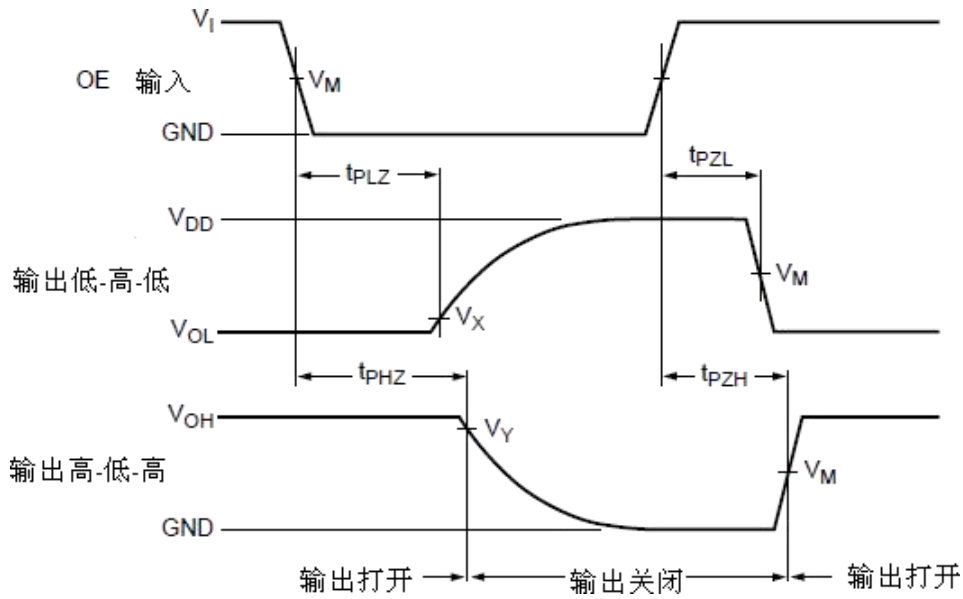


图 8 交流参数测试图

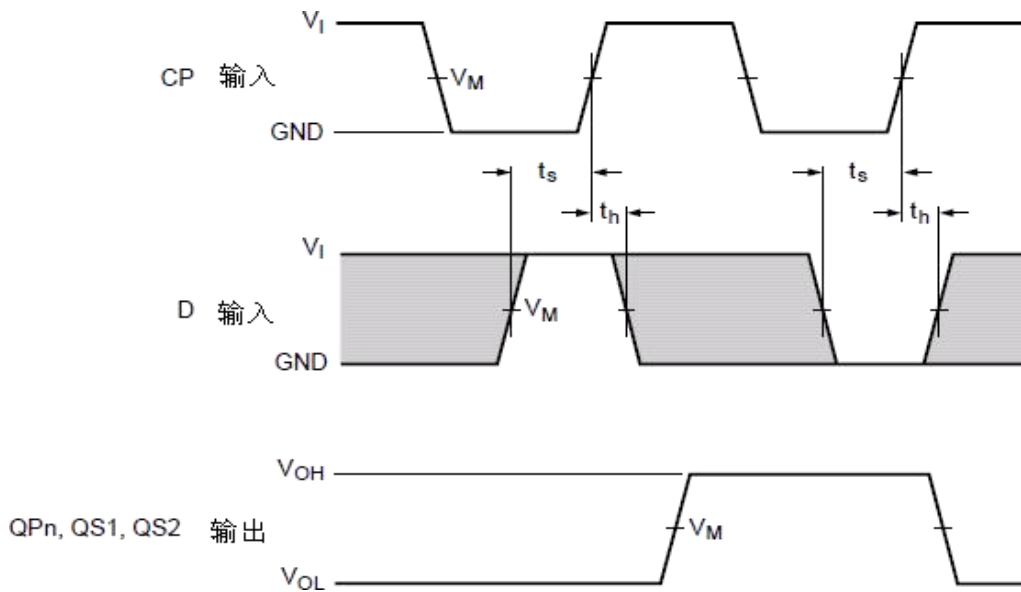


图 9 交流参数测试图

说明: 图 6~图 9 中 $V_{DD}=5\sim 15V$, 输入 $V_M=0.5V_{DD}$, 输出 $V_M=0.5V_{DD}$, 输出 $V_X=0.1V_{DD}$, 输出 $V_Y=0.9V_{DD}$

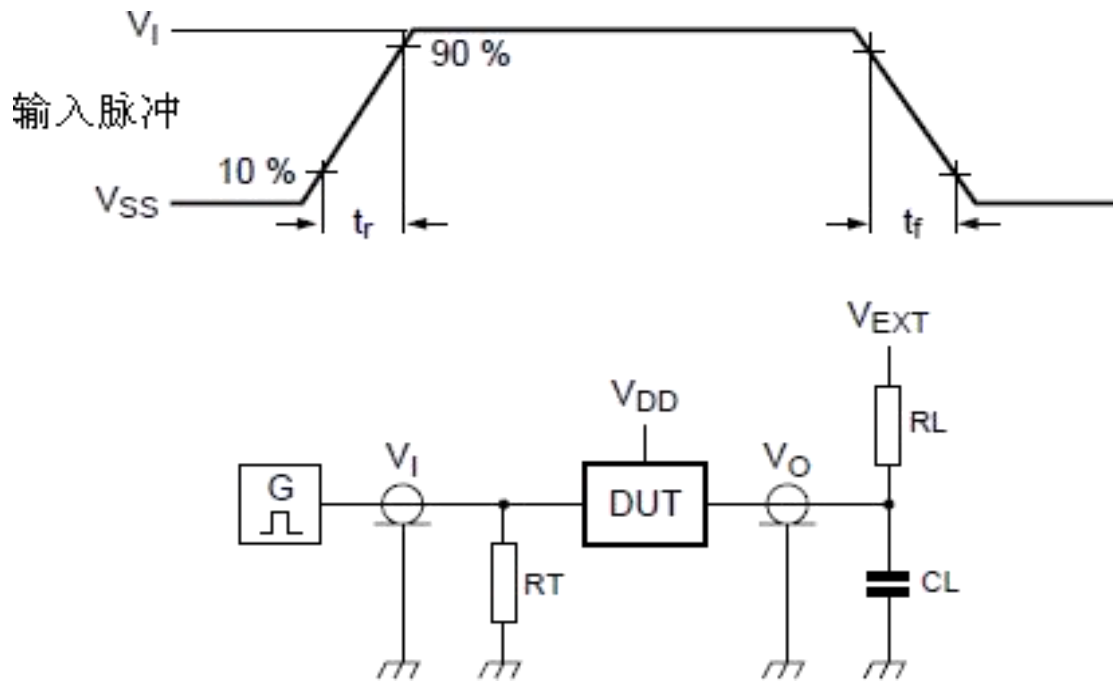
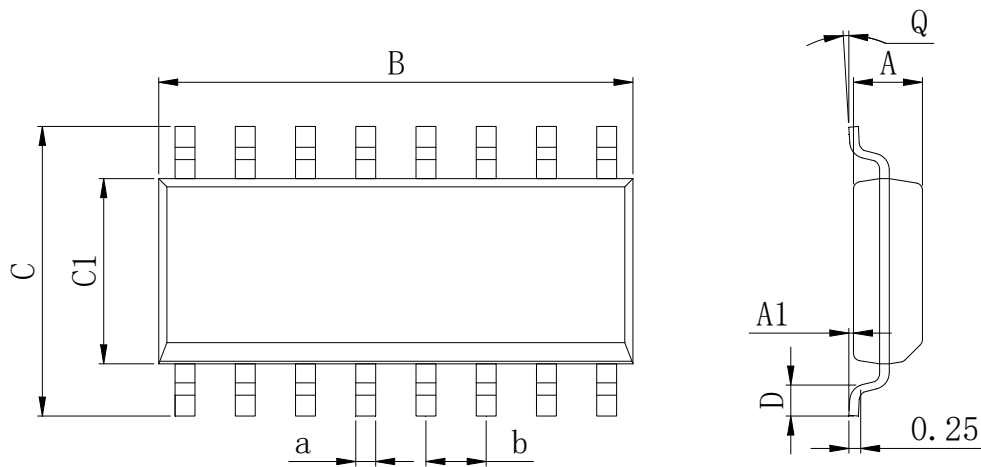


图 10 测试电路

说明: 图 10 中 $V_{DD}=5\sim 15V$, 输入 $V_I=V_{DD}$ 或者 V_{SS} , 输入 $t_r = t_f \leq 20ns$, t_{PHL} 、 t_{PLH} 打开, t_{PHZ} 、 $t_{PZH}=V_{DD}$, t_{PLZ} 、 $t_{PZL}=V_{SS}$, $C_L=50pF$, $R_L=1K\Omega$ 。

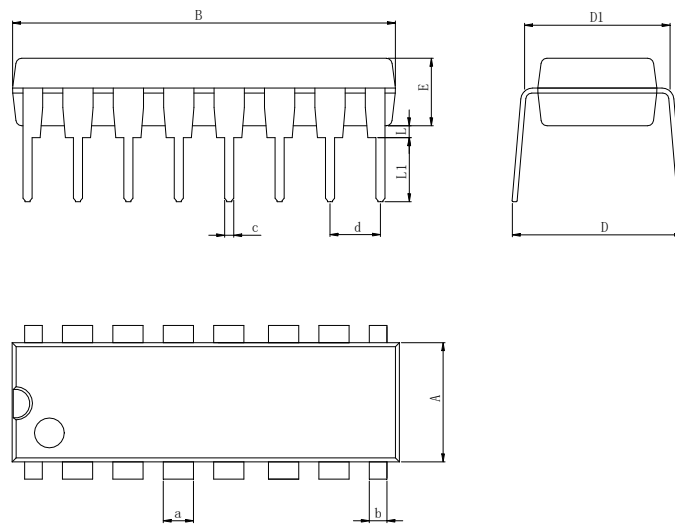
封装外形尺寸

SOP16


Dimensions In Millimeters(SOP14)

Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	1.35	0.05	8.55	5.80	3.80	0.40	0°	0.35	1.27 BSC
Max:	1.55	0.20	8.75	6.20	4.00	0.80	8°	0.45	

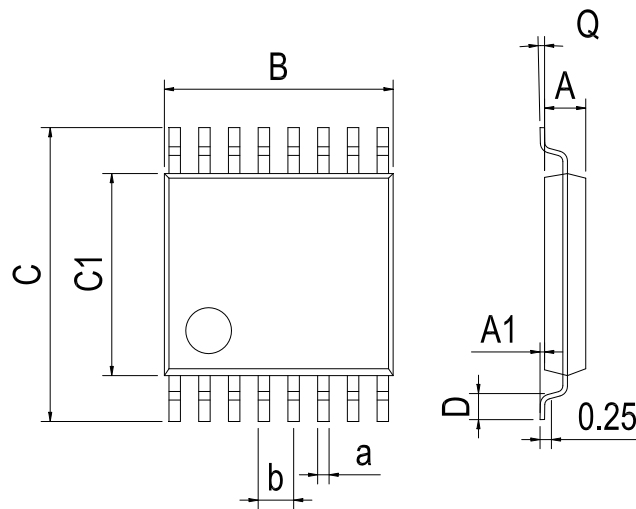
DIP16


Dimensions In Millimeters(DIP16)

Symbol:	A	B	D	D1	E	L	L1	a	b	c	d
Min:	6.10	18.94	8.40	7.42	3.10	0.50	3.00	1.50	0.85	0.40	2.54 BSC
Max:	6.68	19.56	9.00	7.82	3.55	0.70	3.60	1.55	0.90	0.50	

封装外形尺寸

TSSOP16



Dimensions In Millimeters(TSSOP16)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	0.85	0.05	4.90	6.20	4.30	0.40	0°	0.20	0.65 BSC
Max:	0.95	0.20	5.10	6.60	4.50	0.80	8°	0.25	

重要声明：

汉芯半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。汉芯半导体对篡改过的文件不承担任何责任或义务。

客户在使用汉芯半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施。您将自行承担以下全部责任：针对您的应用选择合适的汉芯半导体产品；设计、验证并测试您的应用；确保您的应用满足相应标准以及任何其他安全、安保或其他要求。以避免潜在风险可能导致人身伤害或财产损失情况的发生。

汉芯半导体产品未获得生命支持、军事、航空航天等领域应用之许可，汉芯半导体将不承担产品在这些领域应用造成的后果。

汉芯半导体所生产半导体产品的性能提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，测试和其他质量控制技术的使用只限于汉芯半导体的质量保证范围内。每个器件并非所有参数均需要检测。

汉芯半导体的文档资料，授权您仅可将这些资源用于研发本资料所述的产品的应用。您无权使用任何其他汉芯半导体知识产权或任何第三方知识产权。严禁对这些资源进行其他复制或展示，您应全额赔偿因在这些资源的使用中对汉芯半导体及其代理造成的任何索赔、损害、成本、损失和债务，汉芯半导体对此概不负责。

X-ON Electronics

Largest Supplier of Electrical and Electronic Components

Click to view similar products for [Counter Shift Registers](#) category:

Click to view products by [Analog Devices](#) manufacturer:

Other Similar products are found below :

[CD4031BE](#) [CD4034BE](#) [NLV74HC165ADTR2G](#) [5962-9172201M2A](#) [MC100EP142MNG](#) [MC100EP016AMNG](#) [MC74LV594ADR2G](#)
[NLV14094BDTR2G](#) [NLV74HC589ADR2G](#) [AiP74HC595TA16.TR](#) [SN74LS295BN](#) [AIP74HC164TA14.TR](#) [TM74HC164](#) [74HC164D](#)
[AiP74HC165SA16.TR](#) [74HC573D](#) [AiP74HC165TA16.TR](#) [XL74HC597-TS](#) [74HC164MT/TR](#) [XL74HC595TS](#) [74HC595DMT/TR](#)
[CD4094DMT/TR](#) [74HC595D\(MS\)](#) [CD4094DM/TR](#) [74HC164D](#) [GN165D](#) [74HC595DM/TR](#) [AIP74HC595SA.TR](#) [XL4021B](#)
[74HC164D\(MS\)](#) [74HC595MT/TR](#) [XL74HC165-TS](#) [74HC595D](#) [74HC595D](#) [74HC595D.](#) [74HCT595BQ](#) [RS595SXTSS16](#)
[Aip74HC595SA16.TR](#) [SN74LS164DR-HXY](#) [74HC164DR](#) [RS595SXS16](#) [74HC165-HXY](#) [74HC595E](#) [RS164XQ](#) [GN74HC595D](#)
[74HC164DRG](#) [XD74HC165](#) [SN74LV165AQWBQBRQ1](#) [AiP74HC4094SA16.TR](#) [HX74HC595IDRG](#)