

## 集成高压启动的高性能同步整流器

### 概述

PN8305L包括同步整流控制器及N型功率MOSFET，用于在高性能反激系统中替代次级整流肖特基二极管。PN8305L内置电压降低的功率MOSFET以提高电流输出能力，提升转换效率并降低芯片温度。

PN8305L处于开关工作模式，只适用于DCM和QR工作模式的开关电源系统。当芯片检测到 $V_{DET} < -400mV$ ，控制器驱动功率MOSFET开启；当芯片检测到功率MOSFET流过的电流降低到阈值 $-10mV$ 时，控制器驱动功率MOSFET关闭。该芯片提供了极为全面的辅助功能，包含输出欠压保护、输出过压钳位等功能。内置高压启动电路可支持系统输出电压低至2V时，PN8305L仍能正常工作。

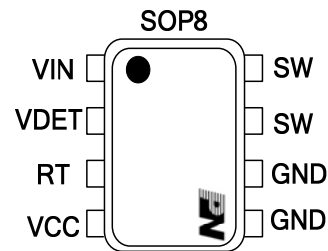
### 特征

- 内置13mΩ 50V Trench MOSFET
- 内置高压启动电路，适用于低压模式工作
- 适用于DCM和QR工作模式
- 高精度次级电流检测电路
- 优异全面的辅助功能
  - ◇ 欠压保护
  - ◇ 过压钳位

### 应用领域

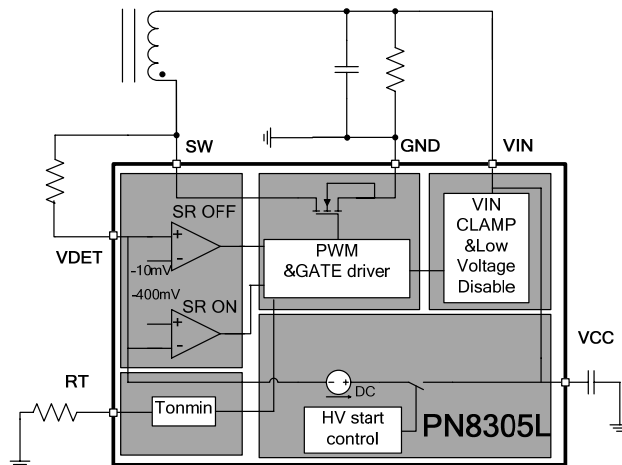
- 5V电池充电器及适配器

### 封装/订购信息



订购代码	封装	典型功率
		85~265 V <sub>AC</sub>
<b>PN8305LSEC-R1</b>	<b>SOP-8</b>	<b>12W</b>

### 典型应用



## 管脚定义

表 1. 管脚定义

管脚标号	管脚名	管脚功能描述
1	VIN	系统输出采样脚
2	VDET	功率MOSFET VDS检测脚
3	RT	Tonmin设置脚
4	VCC	芯片电源脚
5	GND	地电位
6		
7	SW	功率MOSFET的DRAIN
8		

## 典型功率

表 2. 典型功率

产品型号	密闭环境
	85-265 V <sub>AC</sub>
PN8305L	12W

备注:

1. 最大输出典型功率是在密闭式 45°C 环境下测试，且具备充足的散热条件。

## 极限工作范围

VCC,RT 脚耐压.....	-0.3~5.5V
VIN 脚耐压.....	-0.3~12V
VDET 脚耐压.....	-0.3~50V
SW 脚耐压.....	-0.3~50V
结工作温度范围.....	-40~150°C
封装热阻 (SOP-8).....	80°C/W
存储温度范围.....	-55~150°C
管脚焊接温度 (10秒).....	260°C
ESD 能力 <sup>(1)</sup> (HBM, ESDA/JEDEC JDS-001-2014).....	±4.0kV

备注: 1. 产品委托第三方严格按照芯片级 ESD 标准(ESDA/JEDEC JDS-001-2014)中的测试方式和流程进行测试。

## 电气特性

表 3. 功率部分 ( $T_j=25^{\circ}\text{C}$ ,  $V_{CC}=5\text{V}$ ; 特殊情况另行说明)

符号	参数	测试条件	最小	典型	最大	单位
$V_{\text{BVDSS}}$	功率管耐压	$I_{\text{SW}} = 1\text{mA}$ , $V_{\text{GS}}=0\text{V}$	50	60		V
$I_{\text{OFF}}$	关态漏电流	$V_{\text{SW}} = 40\text{V}$ , $V_{\text{GS}}=0\text{V}$			1	$\mu\text{A}$
$R_{\text{DS(on)}}$	功率管导通电阻	$I_{\text{SW}} = 6\text{A}$ , $V_{\text{GS}}=4.5\text{V}$		13	15	$\text{m}\Omega$
$V_{\text{TH}}$	功率管阈值	$V_{\text{GS}}=V_{\text{DS}}$ , $I_{\text{SW}} = 250\mu\text{A}$	0.7	1.2	2	V

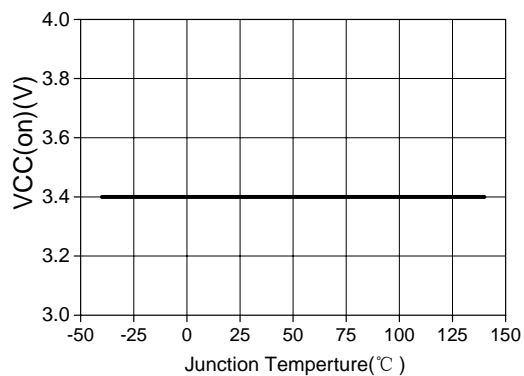
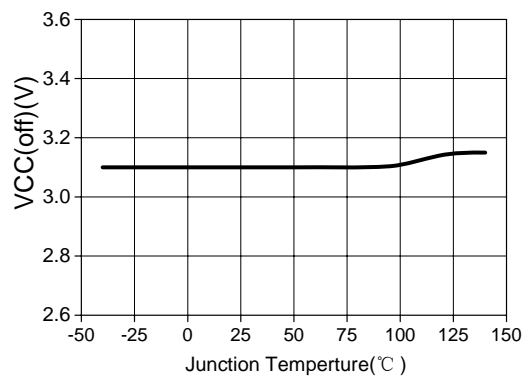
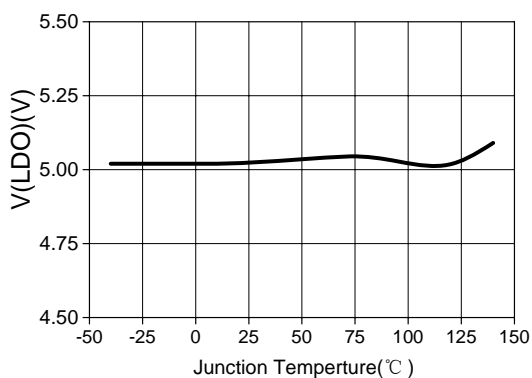
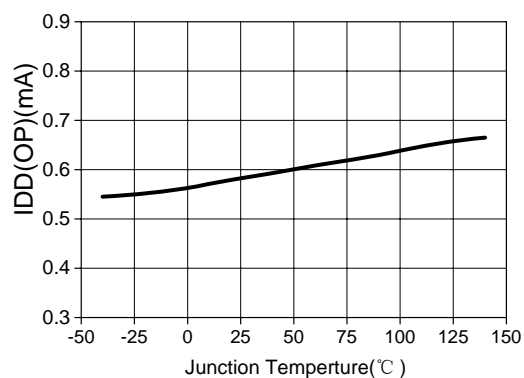
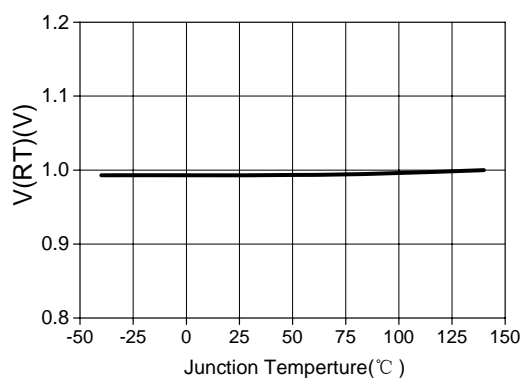
表 4. 电源部分 ( $T_j=25^{\circ}\text{C}$ ,  $V_{CC}=5\text{V}$ ; 特殊情况另行说明)

符号	参数	测试条件	最小	典型	最大	单位
$I_{\text{DD\_CH}}$	启动管充电电流	$V_{\text{CC}} < V_{\text{hv\_start}}$ , $I_{\text{vdet charge}}$ $V_{\text{CC}}$ , $V_{\text{det}}=20\text{V}$		80		$\text{mA}$
$V_{\text{hv\_start}}$	启动管充电电压			4.0		V
$V_{\text{CC\_on}}$	VCC启动阈值电压		3.1	3.4	3.7	V
$V_{\text{CC\_off}}$	VCC欠压保护阈值电压		2.8	3	3.4	V
$I_{\text{DD1}}$	VCC欠压时工作电流	$V_{\text{CC}}=2.6\text{V}$			150	$\mu\text{A}$
$I_{\text{DDOP}}$	VCC静态工作时电流	$V_{\text{CC}}=3.8\text{V}$ , no switch.	0.4	0.5	0.6	$\text{mA}$
$V_{\text{LDO}}$	LDO输出电压	$V_{\text{IN}}=6\text{V}$	4.7	5	5.5	V

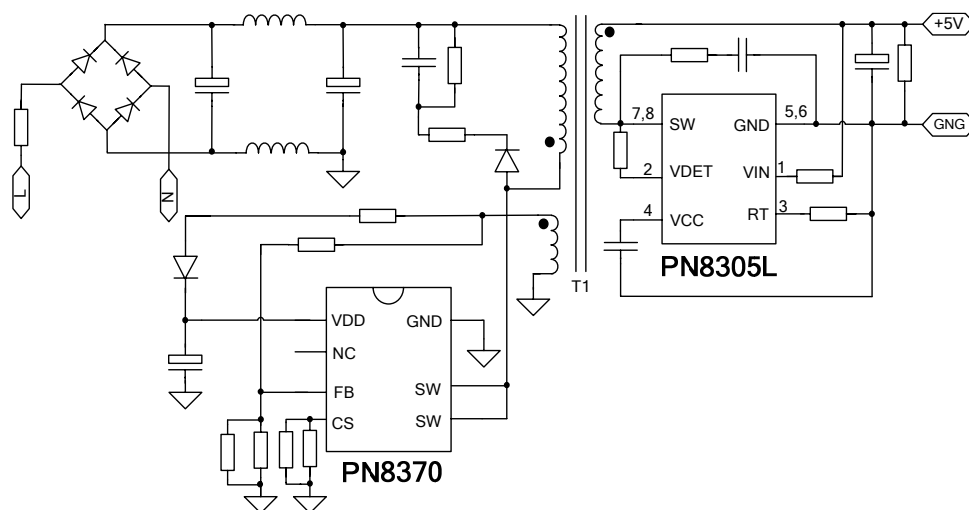
表 5. 控制部分 ( $T_j=25^{\circ}\text{C}$ ,  $V_{CC}=5\text{V}$ ; 特殊情况另行说明)

符号	参数	测试条件	最小	典型	最大	单位
<b>VDET检测部分</b>						
$V_{\text{th\_SR\_on}}$	检测VDET脚的开启阈值		-500	-400	-200	$\text{mV}$
$V_{\text{th\_SR\_off}}$	检测VDET脚的关闭阈值			-10		$\text{mV}$
$\text{ON\_delay}$	开启延时				75	$\text{ns}$
$\text{OFF\_delay}$	关闭延时				75	$\text{ns}$
$T_{\text{on\_min}}$	MOS最小开启时间	$V_{\text{CC}}=5\text{V}$ , $R_{\text{T}}=25\text{K}$		2.0		$\mu\text{s}$
<b>RT部分</b>						
$V_{\text{RT}}$	RT脚基准电压		0.95	1	1.05	V
<b>VIN部分</b>						
$V_{\text{IN\_clamp\_LL}}$	轻载状态钳位电压		5.4	5.7	6	V
$V_{\text{IN\_clamp\_HL}}$	重载状态钳位电压		5.7	6.2	6.7	V
$F_{\text{lightload}}$	轻载状态阈值			8.6		$\text{kHz}$
$I_{\text{CLAMP}}$	钳位电流	$V_{\text{IN}}=6\text{V}$		30		$\text{mA}$
<b>驱动部分</b>						
$V_{\text{OH}}$	GATE输出高电平			5		V
$V_{\text{OL}}$	GATE输出低电平				0.1	V
$I_{\text{SINK}}$	最大下拉电流			3		A
$I_{\text{SOURCE}}$	最大上拉电流			2		A

## 典型参数曲线

(a) VCC(on) vs T<sub>j</sub>(b) VCC(off) vs T<sub>j</sub>(c) V<sub>LDO</sub> vs T<sub>j</sub>(d) I<sub>DD(OP)</sub> vs T<sub>j</sub>(e) V<sub>RT</sub> vs T<sub>j</sub>

## 典型电路



## 功能描述

### 1. 启动

在启动阶段，内部高压电流源为VCC电路供电并给外部VCC电容充电。当VCC电压达到3.4V时，芯片开始工作；当VCC电压达到4.3V，芯片关断高压启动电路；当系统输出电压升高到5V左右时，LDO开始为VCC供电。

当系统输出低至2V时，内部高压电流源为VCC电路供电，并保证VCC电压大于 $V_{CC,off}$ ，使芯片正常工作。

### 2. 同步工作模式

芯片控制功率MOSFET开关以实现同步整流功能。当芯片检测到 $V_{DET} < -400mV$ 时，控制器驱动功率MOSFET开启；当芯片检测到 $V_{DET} > -10mV$ 时，控制器驱动功率MOSFET关闭。

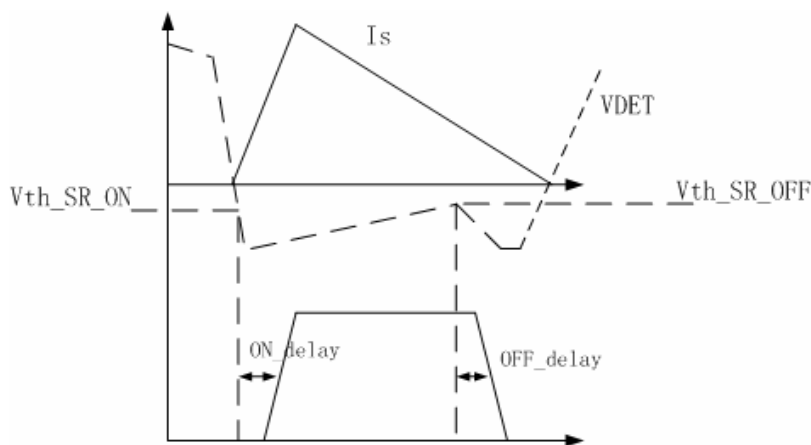


图1. PN8305L工作示意图

### 3. VIN钳位功能

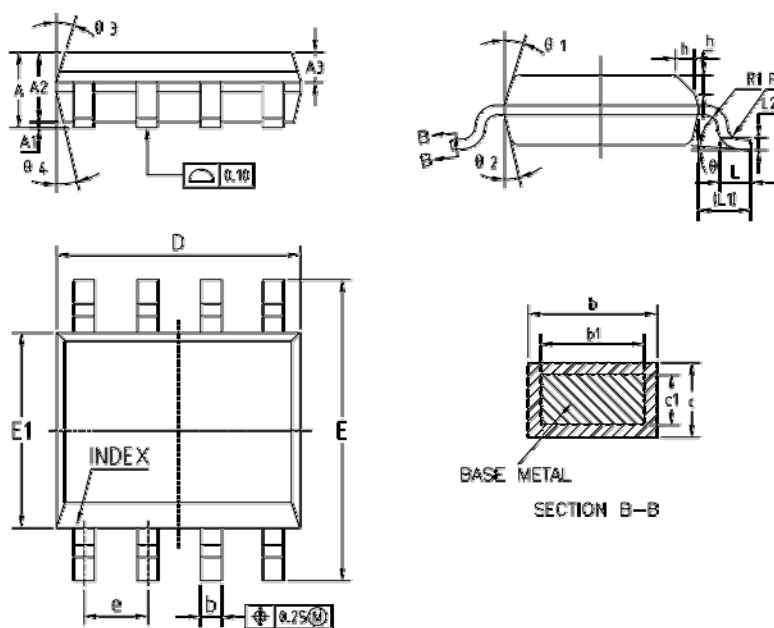
PN8305L提供VIN电压钳位功能。当芯片工作频率低于8.6kHz时，芯片判断系统处于轻载条件。此时，若VIN电压高于5.7V，VIN内部钳位管开启；当芯片工作频率高于8.6kHz时，芯片判断系统处于重载条件。此时，若VIN电压高于6.2V，VIN内部钳位管开启。

## 封装尺寸

表 6. SOP-8 封装尺寸

尺寸 符号	最小(mm)	正常(mm)	最大(mm)	尺寸 符号	最小(mm)	正常(mm)	最大(mm)
A	1.35	1.55	1.75	L	0.45	0.60	0.80
A1	0.10	0.15	0.25	L1	1.04REF		
A2	1.25	1.40	1.65	L2	0.25BSC		
A3	0.50	0.60	0.70	R	0.07	—	—
b	0.38	—	0.51	R1	0.07	—	—
b1	0.37	0.42	0.47	h	0.30	0.40	0.50
c	0.17	—	0.25	θ	0°	—	8°
c1	0.17	0.20	0.23	θ1	15°	17°	19°
D	4.70	4.90	5.10	θ2	11°	13°	15°
E	5.80	6.00	6.20	θ3	15°	17°	19°
E1	3.80	3.90	4.00	θ4	11°	13°	15°
e	1.270 (BSC)						

图 2. 外形示意图



表层丝印	封装
PN8305L YWWXXXXX	SOP-8

备注：Y：年份代码； WW：周代码； XXXXX：内部代码

## 重要声明

无锡芯朋微电子股份有限公司保留更改规格的权利，恕不另行通知。无锡芯朋微电子股份有限公司对任何将其产品用于特殊目的的行为不承担任何责任，无锡芯朋微电子股份有限公司没有为用于特定目的产品提供使用和应用支持的义务。无锡芯朋微电子股份有限公司不会转让其专利许可以及任何其他的相关许可权利。

## X-ON Electronics

Largest Supplier of Electrical and Electronic Components

*Click to view similar products for [Switching Controllers](#) category:*

*Click to view products by [Chipown](#) manufacturer:*

Other Similar products are found below :

[NCP1218AD65R2G](#) [NCP1234AD100R2G](#) [NCP1244BD065R2G](#) [NCP1336ADR2G](#) [NCP6153MNTWG](#) [NCP81005MNTWG](#)  
[NCP81101BMNTXG](#) [NCP81205MNTXG](#) [SJ6522AG](#) [SJE6600](#) [AZ7500BMTR-E1](#) [IR35215MTRPBF](#) [SG3845DM](#) [NCP4202MNR2G](#)  
[NCP4204MNTXG](#) [NCP6132AMNR2G](#) [NCP81102MNTXG](#) [NCP81141MNTXG](#) [NCP81203MNTXG](#) [NCP81206MNTXG](#) [NX2155HCUPTR](#)  
[UBA2051C](#) [IR35201MTRPBF](#) [FSL4110LRLX](#) [NCP1015ST65T3G](#) [NCP1240AD065R2G](#) [NCP1240FD065R2G](#) [NCP1336BDR2G](#)  
[NCP1361BABAYSNT1G](#) [NCP1230P100G](#) [NX2124CSTR](#) [SG2845M](#) [NCP1366BABAYDR2G](#) [NCP81101MNTXG](#) [TEA19362T/1J](#)  
[NCP81174NMNTXG](#) [NCP4308DMTTWG](#) [NCP4308DMNTWG](#) [NCP4308AMTTWG](#) [NCP1366AABAYDR2G](#) [NCP1256ASN65T1G](#)  
[NCP1251FSN65T1G](#) [NCP1246BLD065R2G](#) [MB39A136PFT-G-BND-ERE1](#) [NCP1256BSN100T1G](#) [LV5768V-A-TLM-E](#)  
[NCP1365BABCYDR2G](#) [NCP1365AABCYDR2G](#) [IR35204MTRPBF](#) [MCP1633T-E/MG](#)