

75mW 低待机高性能电流模式 PWM 开关

主要特点

- 全电压范围待机低于75mW
- 满足能效六级标准
- PSM模式降低待机功耗
- 内置软启动
- 良好的EMI特性
- 零噪声工作
- 典型65kHz开关频率
- 电流模式控制
- 内置斜坡补偿
- 内置前沿消隐
- 启动电流和工作电流低
- VDD端过压保护
- 过载保护
- 逐周期过流保护
- 过温保护
- 输出整流二极管短路保护
- 四引脚散热
- SOP-8L绿色封装

基本应用

- 电源适配器
- 开放式电源
- 数码相机和摄像机电源
- 电脑和服务器辅助电源
- 机顶盒电源
- 掌上电脑电源

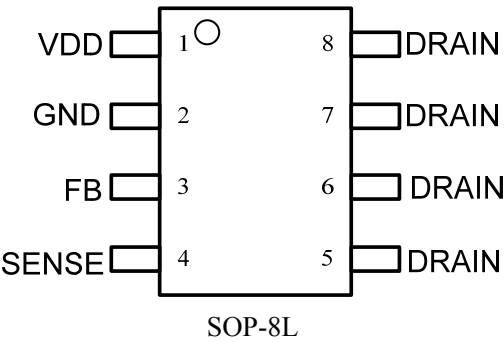
产品概述

CR5269S 是一款高性能的电流控制型 PWM 开关，全电压范围内待机功耗小于 75mW，满足能效六标准。为了减少待机功耗和提升效率，CR5269S 集成了多种工作模式。随着负载的变化，CR5269S 可以工作在三种不同的模式，并且每种模式都做了优化。当负载很重时，系统工作在传统的 PWM（脉冲宽度调制）模式。当负载变轻时，系统进入 PFM（脉冲频率调制）模式。在 PFM 模式下，随着负载的逐渐变轻，开关频率也逐渐的减小。CR5269S 中独有的频率变换模块可以使开关频率平滑降低而不产生噪声。由于频率的降低，开关损耗也被有效的减小了。当负载继续降低而低于某一设定值时，系统进入 PSM（跳频调制）模式。在 PSM 模式下，一些开关周期被跳过，这些周期内开关管完全关断，因此这种模式可进一步降低待机功耗。在上述的三种工作模式下，都集成了频率抖动功能，来提升系统的 EMI 特性。

芯片还集成了最大输出功率动态补偿模块，从而保证系统在全电压交流输入范围（90V~264V）内最大输出功率点恒定。

CR5269S 集成了多种功能和保护特性，包括欠压锁定（UVLO），VDD 过压保护（OVP），软启动，过温保护（OTP），逐周期电流限制（OCP），过载保护（OLP），SENSE 引脚悬空保护，GATE 端箝位，前沿消隐等。

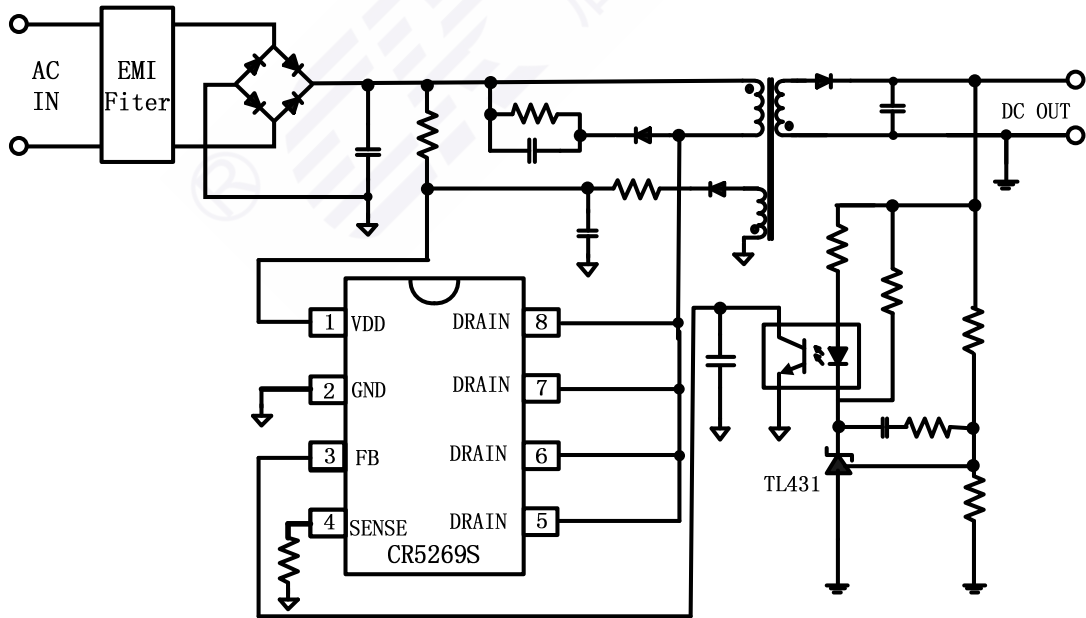
引脚分布



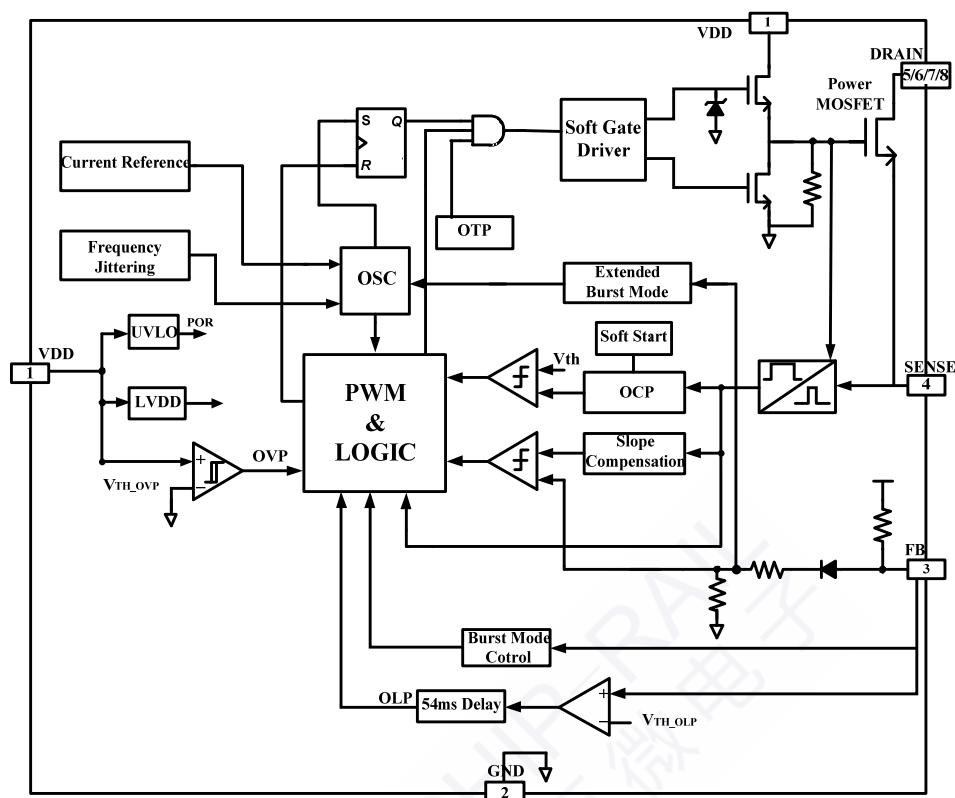
引脚描述

引脚序号	符号	描述
1	VDD	IC 供电引脚。该引脚为芯片的正常工作提供电压
2	GND	地引脚。
3	FB	电压反馈引脚。通过外接光耦到该引脚来进行环路调节。PWM 的占空比由该引脚的电压和第一引脚的电流检测电压共同决定。
4	SENSE	电流检测电阻引脚。
5/6/7/8	DRAIN	HV MOSFET 漏端引脚。

典型应用



结构图



简化内部电路结构图

极限参数

参数	值	单位
DRAIN 引脚电压	-0.3 to BVdss	V
VDD 引脚电压	-0.3 to 33	V
SENSE/FB 引脚电压	-0.3 to 6	V
最小/最大工作结温	-40 to 150	°C
存储温度	-40 to 150	°C
SOP-8L 焊接温度 (10 秒)	260	°C

推荐工作环境

型号	封装	85-265VAC
		适配器 ¹
CR5269SSG	SOP-8L	12W
CR5269SSH	SOP-8L	15W
CR5269SSJ	SOP-8L	18W
CR5269SSK	SOP-8L	20W

1. 适配器应用实际最大功率必须保证足够的 DRAIN 散热面积, 测试条件 40℃ 环境温度。增加散热面积或风冷来减小热阻可以获得更高的输出功率。

电气特性

VDD=16V, T_A=25℃ 除了另作说明

符号	参数	测试条件	最小	典型	最大	单位
电源电压 (VDD 引脚)						
I _{ST}	VDD 启动电流	VDD=15V		5	20	μA
I _{OP}	工作电流	FB=3V		1.3		mA
UVLO _{ON}	导通阈值电压		7.0	8.0	9.0	V
UVLO _{OFF}	关断阈值电压		16	17	18	V
VDD _{OVP}	VDD OVP 触发电压		28	30	32	V
VDD _{CLAMP}	VDD 钳位电压		33	35	37	V
电压反馈 (FB 引脚)						
V _{FB_OPEN}	FB 开路电压		4.5	5.2	6.1	V
I _{FB_SHORT}	FB 对地短路电流			0.35		mA
V _{TH_0D}	零占空比阈值电压			0.8		V
V _{TH_PL}	功率限制 FB 阈值电压			3.6		V
T _{D_PL}	OLP 延时触发时间			54		ms
Z _{FB_IN}	输入阻抗			15.7		kohm
电流检测引脚(SENSE 引脚)						
T _{SS}	软启动时间			4		ms
T _{LEB}	LEB 时间			270		ns
Z _{SENSE_IN}	输入阻抗			40		kohm
T _{D_OC}	过流检测控制延时			100		ns
V _{TH_OC}	内置 OCP 过功率阈值电压	FB=3V	0.72	0.75	0.78	V
振荡器						
F _{OSC}	典型振荡器频率		60	65	70	kHz
ΔF _{OSC} /F _{OSC}	频率抖动范围		-4		4	%
ΔF _{TEMP}	温度变化下频率抖动范围			5		%
ΔF _{VDD}	VDD 变化下频率抖动范围			5		%
D _{MAX}	最大占空比	FB=3V, SENSE=0V	70	75	85	%
F _{BURST}	Burst 模式下正常工作频率			22		kHz
功率 MOSFET						
BV _{dss}	MOSFET 漏源击穿电压	V _{GS} =0V, I _{DS} =250μA	650			V
R _{DS_ON}	漏源之间静态导通电阻	V _{GS} =10V, I _{DS} =1.0A			5.1	ohm
		V _{GS} =10V, I _{DS} =1.5A			4.1	ohm
		V _{GS} =10V, I _{DS} =2.0A			2.6	ohm
		V _{GS} =10V, I _{DS} =2.5A			1.9	ohm
过温保护						
T _{OTP}	过温保护			150		℃

工作原理

CR5269S 是一款低待机高性能电流模式 PWM 开关，待机功耗小于 75mW 并且效率满足能效六要求，同时内置多种保护功能，优异的性能使得 CR5269S 在中小规模电源变换器中极具竞争力。

启动和工作电流

CR5269S 典型的启动电流只有 5 μ A，因此大阻值启动电阻的使用可以降低功率损失。在全电压输入范围内，在使用 CR5269S 的普通 AC/DC 适配器中，可以使用大阻值的启动电阻，既可以满足快速启动的要求，又降低了启动损耗。

CR5269S 的正常工作电流仅有 1.3mA。低的工作电流可以提高整个系统的效率，同时 VDD 端可以采用较小的供电电容。

工作频率和频率抖动

CR5269S 内部设置典型值为 65kHz 的振荡器。同时为了提高 EMI 特性，CR5269S 还内置了频率抖动使其实际工作频率在设定值的 $\pm 4\%$ 范围内抖动。

逐周期电流检测和前沿消隐

CR5269S 集成逐周期电流检测 PWM 控制器，通过 SENSE 电阻检测功率管电流。每次功率管开启的时候，检测电阻上会产生一个大的尖峰电压。这个尖峰是由初级电容和次级整流反向恢复产生的。为了避免由这个尖峰电压引起的错误的峰值电流检测导致功率管提前关断，CR5269S 内部设置了前沿消隐电路。在前沿消隐的时间段里（典型值为 270ns），PWM 比较器不工作，从而不能关断 GATE 驱动端。前沿消隐可以代替传统的外接 RC 滤波电路，节省外围元件。由 SENSE 电阻上的输入电压和 FB 输入电压来决定 PWM 的占空比。

内置斜坡补偿

在普通的应用中，对于电流模式的控制器，当开关的占空比超过 50%时，控制环路稳定性变得至关重要。在 CR5269S 中，内置了斜坡补偿电路来避免环路不稳定的发生。斜坡补偿通过在检测电压上叠加一个斜坡电压来控制 PWM 的产生。这极大的改善了在 CCM 模式下的闭环的稳定性，同时防止了次谐波震荡，减小了输出纹波电压。

恒功率限制

在反激应用中，由于 GATE 驱动延时的存在，当输入交流电压变化时会导致系统过功率点的改变。在 CR5269S 中，集成了独有的恒功率限制模块，来对不同的输入电压进行过功率补偿，保证输出过功率保护点恒定。

软启动

CR5269S 内置了典型值 4ms 的软启动时间，在启动时用来缓慢增加逐周期过流保护的阈值电压。在启动时，它能够有效防止变压器磁芯饱和，还可以减少次级二极管的应力。每

次 VDD 的跌破重启都会触发软启动功能。

输出整流二极管短路保护

开关电源控制器如果长期工作在输出整流二极管短路状态，系统容易出现异常状态，情况严重还可能造成产品炸机。CR5269S 芯片内部集成了输出整流二极管短路保护功能，当芯片检测到输出整流二极管短路状态，将关断 PWM 输出，通过 VDD 打嗝模式来保护芯片，直到解除异常状态。

绿色模式

开关电源控制器在轻载或者空载时的主要功率损耗来自于开关损耗，开关损耗正比于 PWM 开关频率。为了满足绿色模式的需求，在这种情况下必须减小开关的次数。可以通过降低开关的频率或者间歇式开启（跳过一些周期，隔一段时间导通几个周期）来实现。

驱动

CR5269S 的输出级是一个图腾式栅极驱动。交叉导通的方式有效减小了热损失，提高了效率并且增强了稳定性。芯片内部为 MOSFET 的栅端设置了钳位保护电压以防止 VDD 异常时的驱动问题。同时，芯片内部还设置了软驱动来提升 EMI 特性。

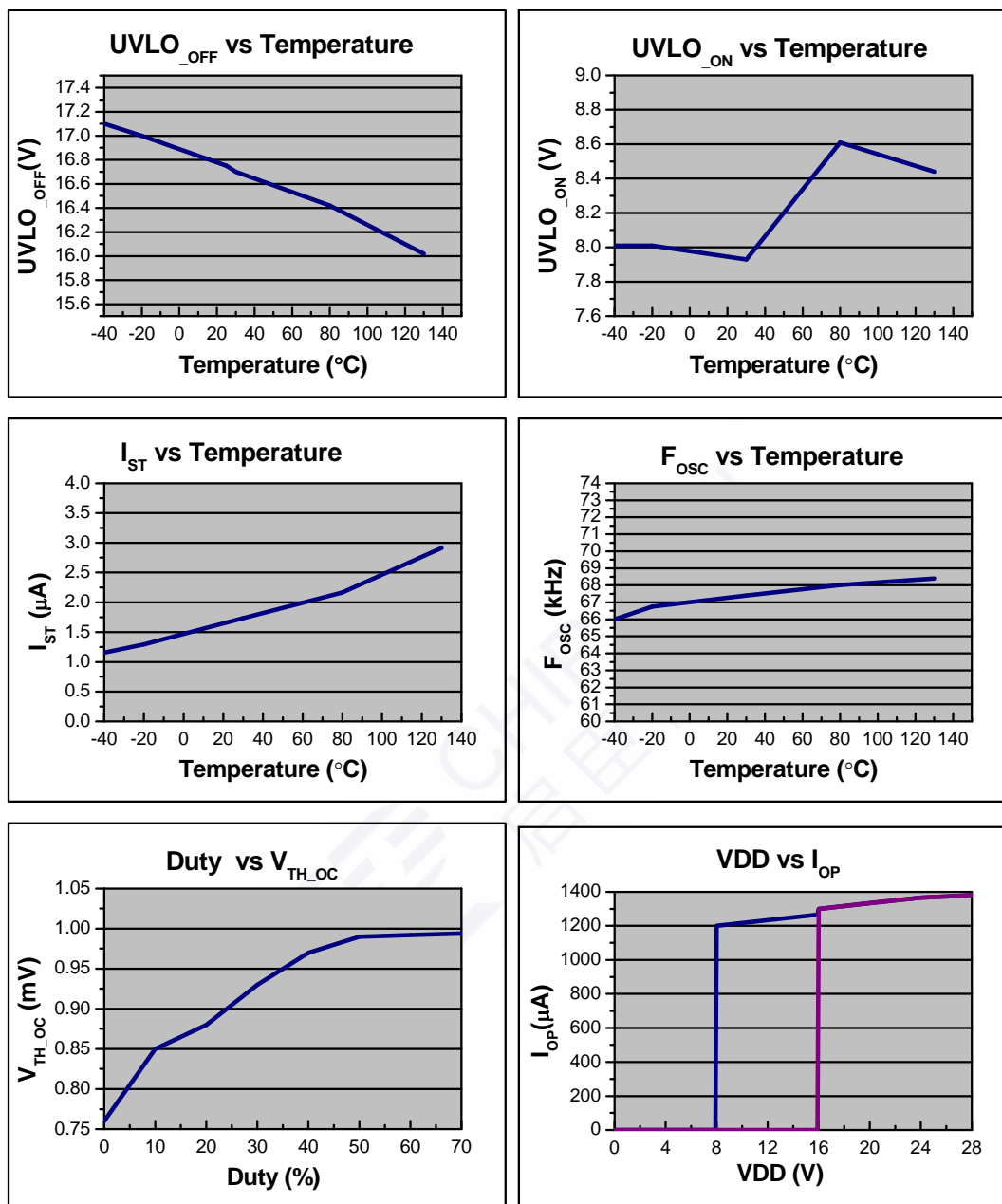
与此同时，可以通过调节 VDD 和 VDDG 之间的电阻来调节驱动能力，并能够优化 EMI 特性。

保护功能

为了确保系统的正常工作，CR5269S 内置了多重保护措施。这些保护措施包括逐周期的电流限制、峰值电流限制、过温保护、过载保护、过压保护、SENSE 开路保护、欠压锁定等。芯片的供电电源 VDD 由辅助绕组提供。当 VDD 低于进入欠压锁定的阈值电压时，开关将会被关断，随后系统自动进入重启状态。

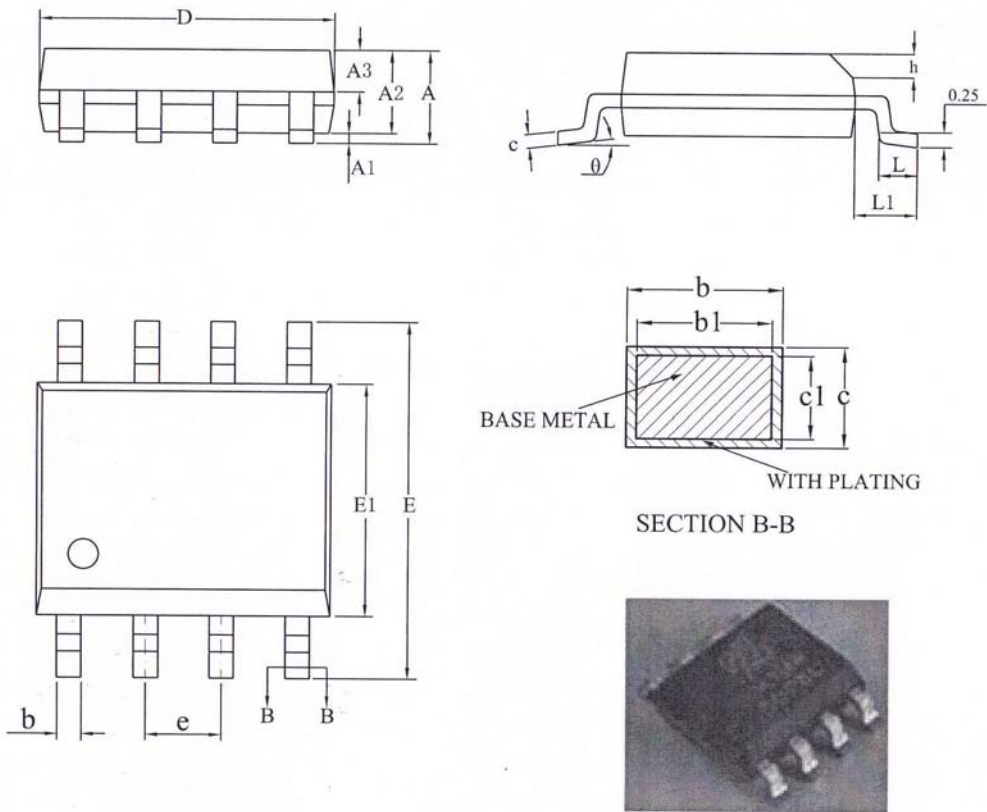
特性曲线及波形

VDD=16V, T_A=25°C 除了另作说明。



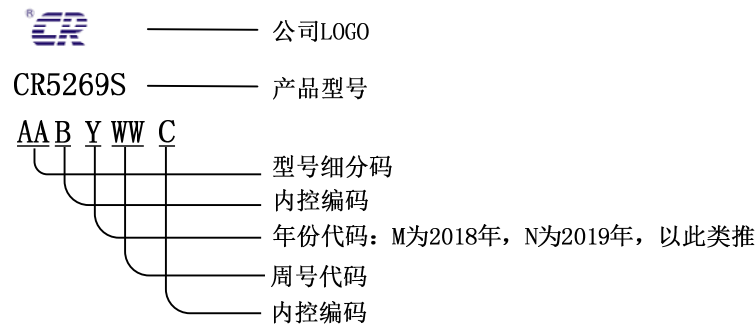
封装信息

SOP-8L



符号	毫米		
	最小	典型	最大
A	-	-	1.75
A1	0.10	-	0.225
A2	1.30	1.40	1.50
A3	0.60	0.65	0.70
b	0.39	-	0.47
b1	0.38	0.41	0.44
c	0.20	-	0.24
c1	0.19	0.20	0.21
D	4.80	4.90	5.00
E	5.80	6.00	6.20
E1	3.80	3.90	4.00
e	1.27BSC		
h	0.25	-	0.50
L	0.50	-	0.80
L1	1.05REF		
θ°	0°	-	8°

印章信息



订购信息

产品型号	封装类型	包装材质	一管	一盒	一箱
CR5269SSG	SOP-8L	编带	4000	24000	48000
CR5269SSH	SOP-8L	编带	4000	24000	48000
CR5269SSJ	SOP-8L	编带	4000	24000	48000
CR5269SSK	SOP-8L	编带	4000	24000	48000

SOP-8L 封装产品最小订购量为 48000 片，即一箱的芯片数量。

X-ON Electronics

Largest Supplier of Electrical and Electronic Components

Click to view similar products for [Switching Voltage Regulators](#) category:

Click to view products by [Chip-Rail](#) manufacturer:

Other Similar products are found below :

[FAN53610AUC33X](#) [FAN53611AUC123X](#) [MP2374DS-LF-Z](#) [AP3602AKTR-G1](#) [NCP81108MNTXG](#) [NCP81109BMNTXG](#)
[FAN48610BUC45X](#) [FAN48617UC50X](#) [R3](#) [430464BB](#) [FAN53611AUC12X](#) [MAX809TTR](#) [NCV891234MW50R2G](#) [AST1S31PUR](#)
[NCP81103MNTXG](#) [NCP81203PMNTXG](#) [NCP81208MNTXG](#) [NCP81109GMNTXG](#) [SCY1751FCCT1G](#) [NCP81109JMNTXG](#)
[NCP81241MNTXG](#) [MP2388GQEU-Z](#) [MPQ4481GU-AEC1-P](#) [MPQ2171GJ-P](#) [IR3888MTRPBFAUMA1](#) [MPQ2171GJ-AEC1-P](#) [MP2171GJ-](#)
[P](#) [NCV1077CSTBT3G](#) [MP28160GC-Z](#) [LTM4691EV#PBF](#) [XCL207A123CR-G](#) [XDPE132G5CG000XUMA1](#) [XDPE12284C0000XUMA1](#)
[LTM4691IV#PBF](#) [MP5461GC-P](#) [MIC23356YFT-TR](#) [XC9236D08CER-G](#) [ISL95338IRTZ](#) [TPS55162QPWPRQ1](#) [MP3416GJ-P](#)
[BD9S201NUX-CE2](#) [ISL9113AIRAZ-T](#) [MP5461GC-Z](#) [MPQ2172GJ-AEC1-Z](#) [MPQ4415AGQB-Z](#) [MPQ4590GS-Z](#) [FAN53526UC224X](#) [S-](#)
[19903DA-A8T1U7](#) [S-19903CA-A6T8U7](#) [S-19915BA-A8T1U7](#)