

4路2输入或门

1、概述

CD4071是一款4路2输入或门电路，输出具有缓冲，可提高噪声抗扰度和减小输出阻抗变化的影响。推荐的工作电压范围是3V至15V，以VSS为参考。未使用的输入引脚必须连接到VDD、VSS或另一个输入。主要应用于工业和汽车领域。其主要特点如下：

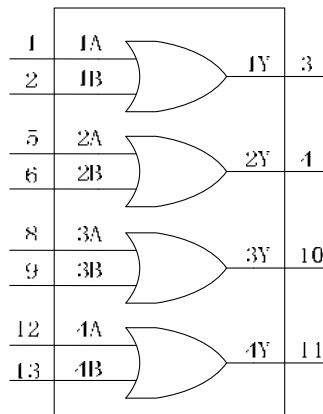
- 输入和输出具有缓冲
- 标准的对称输出特性
- 5V、10V、15V参数标准
- 工作温度范围：-40℃~+85℃
- 封装形式：DIP14/SOP14/TSSOP14

产品订购信息

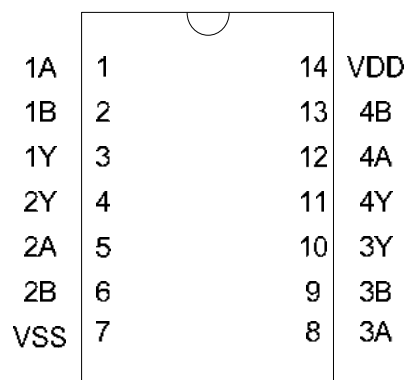
产品名称	封装	打印名称	包装	包装数量
CD4071BE	DIP14	CD4071	管装	1000 只/盒
CD4071BM/TR	SOP14	CD4071	编带	2500 只/盘
CD4071BMT/TR	TSSOP14	CD4071	编带	2500 只/盘

2、功能框图及引脚说明

2.1、功能框图



2.2、引脚排列图



2.3、引脚说明

引脚	符号	功能	引脚	符号	功能
1	1A	数据输入	8	3A	数据输入
2	1B	数据输入	9	3B	数据输入
3	1Y	数据输出	10	3Y	数据输出
4	2Y	数据输出	11	4Y	数据输出
5	2A	数据输入	12	4A	数据输入
6	2B	数据输入	13	4B	数据输入
7	V _{SS}	地	14	V _{DD}	电源

2.4、真值表

输入		输出
nA	nB	nY
L	L	L
L	H	H
H	L	H
H	H	H

注：H = 高电平电压；L = 低电平电压

3、电特性

3.1、极限参数（除非另有规定，T_{amb}=25℃）

参数名称	符号	条件	最小	典型	最大	单位	
电源电压	V _{DD}	-	-0.5	-	+18	V	
输入钳位电流	I _{IK}	V _I <-0.5 或 V _I >V _{DD} +0.5V	-	-	±10	mA	
输入电压	V _I	-	-0.5	-	V _{DD} +0.5	V	
输出钳位电流	I _{OK}	V _O <-0.5 或 V _O >V _{DD} +0.5V	-	-	±10	mA	
输入/输出电流	I _{I/O}	-	-	-	±10	mA	
电源电流	I _{DD}	-	-	-	50	mA	
贮存温度	T _{stg}	-	-65	-	+150	℃	
工作环境温度	T _{amb}	-	-40	-	+85	℃	
总功率损耗	P _{tot}	T _{amb} =-40℃到 +85℃	DIP14	-	700	-	mW
			SOP14	-	500	-	mW
焊接温度	T _L	10 秒	DIP	-	245	-	℃
			SOP	-	250	-	℃

注：对于 DIP 封装，温度超过 70℃，温度每升高 1℃，额定功耗减少 12 mW。

对于 SOP 封装，温度超过 70℃，温度每升高 1℃，额定功耗减少 8mW。

3.2、推荐使用条件

参数名称	符号	最小	典型	最大	单位
电源电压	V _{DD}	3	-	15	V
输入电压	V _I	0	-	V _{DD}	V
环境温度	T _{amb}	-40	-	+85	℃

3.3、电气特性

3.3.1、直流参数 (除非另有规定, $T_{amb}=25^{\circ}\text{C}$, $V_I=V_{SS}$ 或 V_{DD} , $V_{SS}=0\text{V}$)

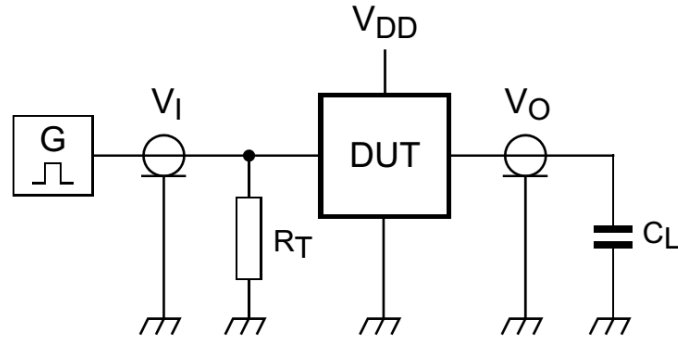
参数名称	符号	测试条件	最小	典型	最大	单位
静态电流	I_{DD}	$V_{DD}=5\text{V}$, 输入接 V_{DD} 或 V_{SS}	-	0.01	0.25	μA
		$V_{DD}=10\text{V}$, 输入接 V_{DD} 或 V_{SS}	-	0.01	0.5	μA
		$V_{DD}=15\text{V}$, 输入接 V_{DD} 或 V_{SS}	-	0.01	1	μA
输出低电平电流	I_{OL}	$V_{DD}=5\text{V}, V_O=0.4\text{V}$	0.51	1	-	mA
		$V_{DD}=10\text{V}, V_O=0.5\text{V}$	1.3	2.6	-	mA
		$V_{DD}=15\text{V}, V_O=1.5\text{V}$	3.4	6.8	-	mA
输出高电平电流	I_{OH}	$V_{DD}=5\text{V}, V_O=2.5\text{V}$	-1.6	-3.2	-	mA
		$V_{DD}=5\text{V}, V_O=4.6\text{V}$	-0.51	-1	-	mA
		$V_{DD}=10\text{V}, V_O=9.5\text{V}$	-1.3	-2.6	-	mA
		$V_{DD}=15\text{V}, V_O=13.5\text{V}$	-3.4	-6.8	-	mA
输出低电平电压	V_{OL}	$V_{DD}=5\text{V}$	-	0	0.05	V
		$V_{DD}=10\text{V}$	-	0	0.05	V
		$V_{DD}=15\text{V}$	-	0	0.05	V
输出高电平电压	V_{OH}	$V_{DD}=5\text{V}$	4.95	5	-	V
		$V_{DD}=10\text{V}$	9.95	10	-	V
		$V_{DD}=15\text{V}$	14.95	15	-	V
输入低电平电压	V_{IL}	$V_{DD}=5\text{V}$	-	-	1.5	V
		$V_{DD}=10\text{V}$	-	-	3.0	V
		$V_{DD}=15\text{V}$	-	-	4.0	V
输入高电平电压	V_{IH}	$V_{DD}=5\text{V}$	3.5	-	-	V
		$V_{DD}=10\text{V}$	7.0	-	-	V
		$V_{DD}=15\text{V}$	11.0	-	-	V
输入漏电流	I_{IN}	$V_{DD}=15\text{V}$	-	$\pm 10^5$	± 0.1	μA

3.3.2、交流参数 (除非另有规定, $T_{amb}=25^{\circ}\text{C}$, $V_{CC}=5\text{V}, V_{EE}=0\text{V}$, 输入 $t_r, t_f=20\text{ns}, C_L=50\text{pF}, R_L=200\text{K}\Omega$)

参数名称	符号	测试条件	最小	典型	最大	单位
传输延迟时间	t_{PHL}, t_{PLH}	$V_{DD}=5\text{V}$	-	125	250	ns
		$V_{DD}=10\text{V}$	-	60	120	ns
		$V_{DD}=15\text{V}$	-	45	90	ns
转换时间	t_{THL}, t_{TLH}	$V_{DD}=5\text{V}$	-	100	200	ns
		$V_{DD}=10\text{V}$	-	50	100	ns
		$V_{DD}=15\text{V}$	-	40	80	ns
输入电容	C_{IN}	任何输入	-	5	7.5	pF

4、测试线路

4.1、交流测试线路



备注：DUT:待测电路

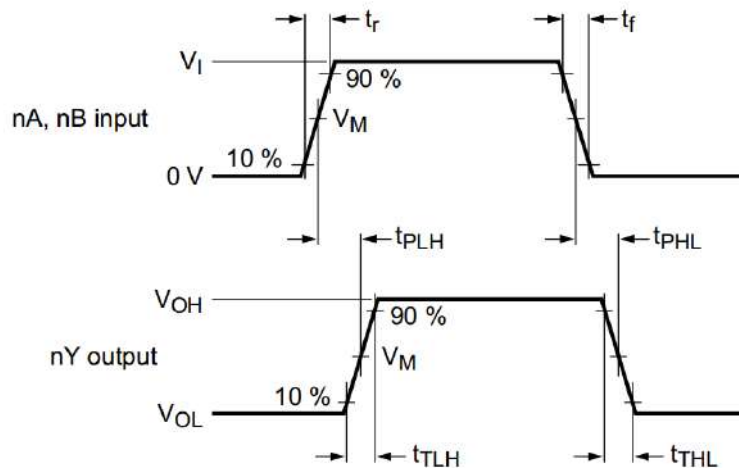
C_L :负载电容

R_T :输出电阻等效于脉冲发生器的输出阻抗 Z_o

测试条件:

工作电压	输入		负载
V_{DD}	V_I	t_r, t_f	C_L
5V~15V	V_{SS} 或 V_{DD}	$\leq 20\text{ns}$	50pF

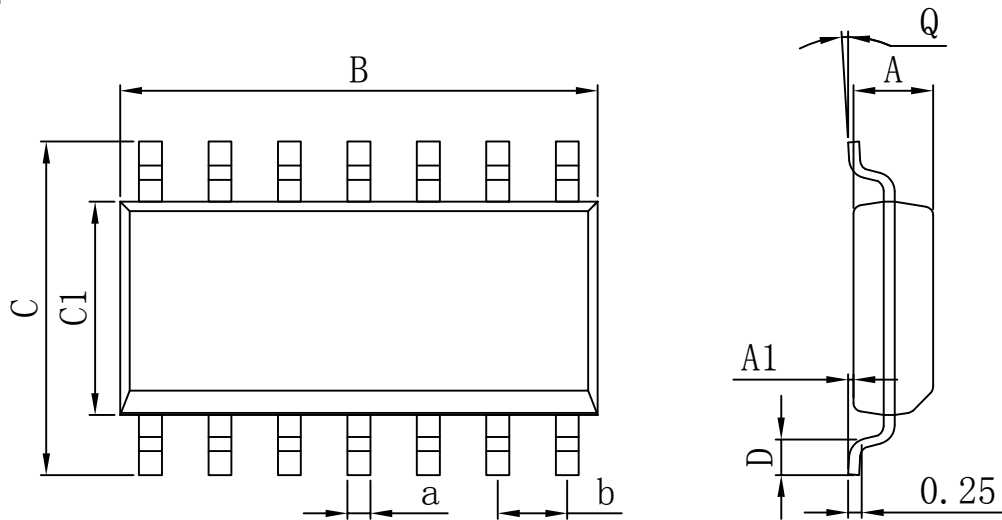
4.2、交流测试波形



工作电压	输入	输出
V_{DD}	V_M	V_M
5V~15V	$0.5V_{DD}$	$0.5V_{DD}$

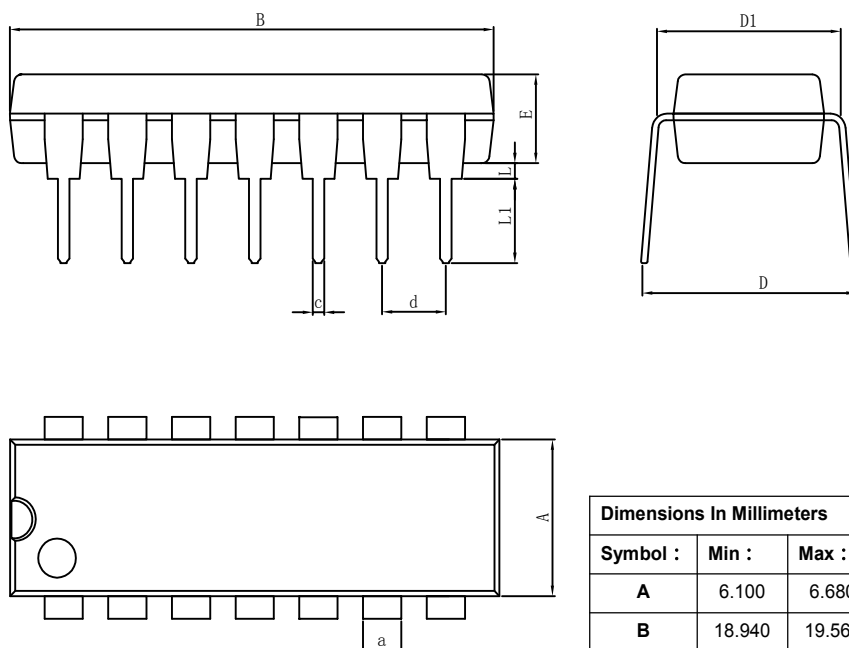
封装外形

SOP14



Dimensions In Millimeters					
Symbol :	Min :	Max :	Symbol :	Min :	Max :
A	1.225	1.570	D	0.400	0.950
A1	0.100	0.250	Q	0°	8°
B	8.500	9.000	a	0.420 TYP	
C	5.800	6.250	b	1.270 TYP	
C1	3.800	4.000			

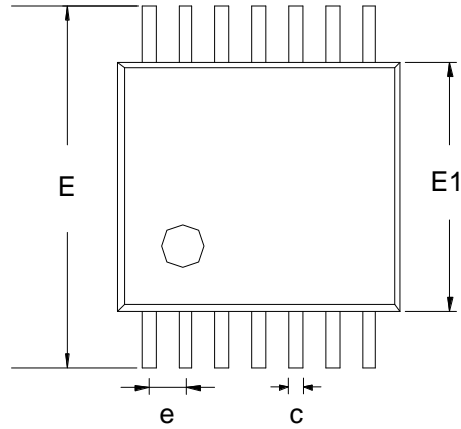
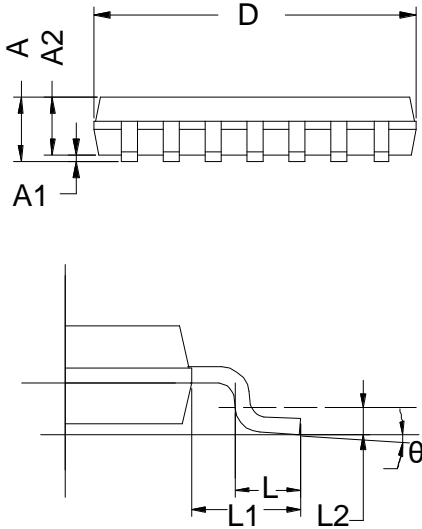
DIP14



Dimensions In Millimeters					
Symbol :	Min :	Max :	Symbol :	Min :	Max :
A	6.100	6.680	L	0.500	0.800
B	18.940	19.560	L1	3.000	3.600
D	8.200	9.200	a	1.524 TYP	
D1	7.42	7.820	c	0.457 TYP	
E	3.100	3.550	d	2.540 TYP	

封装外形

TSSOP14



Dimensions In Millimeters					
Symbol :	Min :	Max :	Symbol :	Min :	Max :
A	0.950	1.200	E1	4.300	4.500
A1	0.050	0.150	L	0.450	0.750
A2	0.900	1.050	θ	0°	8°
B	0.200	0.280	e	0.650 BSC	
C	0.100	0.190	L1	1.000 REF	
D	4.860	5.060	L2	1.250 BSC	
E	6.200	6.600			

重要声明:

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施，以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可，华冠半导体将不承担产品在这些领域应用造成的后果。

华冠半导体保证公司所生产半导体产品的性能达到在销售时可应用的性能指标。测试和其他质量控制技术的使用只限于华冠半导体的质量保证范围内。每个器件并非所有参数均需要检测。以上文档资料仅供参考，一切以实物参数为准。

华冠半导体的文档资料，仅在没有对内容进行任何篡改且带有相关授权的情况下才允许进行复制。华冠半导体对篡改过的文件不承担任何责任或义务。

X-ON Electronics

Largest Supplier of Electrical and Electronic Components

Click to view similar products for [Logic Gates](#) category:

Click to view products by [HGSEMI](#) manufacturer:

Other Similar products are found below :

[74HC85N](#) [NL17SG08P5T5G](#) [NL17SG32DFT2G](#) [NLVHC1G08DFT1G](#) [CD4068BE](#) [TC7SET32FU\(T5L,JF\)](#) [NL17SG86DFT2G](#)
[NLV14001UBDR2G](#) [NLX1G11AMUTCG](#) [NLX1G97MUTCG](#) [74LS38](#) [74LVC1G08Z-7](#) [74LVC32ADTR2G](#) [CD4025BE](#)
[MC74HCT20ADTR2G](#) [NLV17SZ00DFT2G](#) [NLV17SZ02DFT2G](#) [NLV17SZ126DFT2G](#) [NLV27WZ17DFT2G](#) [NLV74HC02ADR2G](#)
[74HC32S14-13](#) [74LS133](#) [74LVC1G32Z-7](#) [74LVC1G86Z-7](#) [NLV74HC14ADR2G](#) [NLV74HC20ADR2G](#) [NLX2G86MUTCG](#)
[NLU1G00AMUTCG](#) [74LVC2G32RA3-7](#) [74LVC2G00HD4-7](#) [NL17SG02P5T5G](#) [74LVC2G86HK3-7](#) [NL17SG08DFT2G](#)
[NLVVHC1G14DFT2G](#) [NLX1G99DMUTWG](#) [NLVX1G11AMUTCG](#) [NLVVHC1G00DFT2G](#) [NLV7SZ57DFT2G](#) [NLV74VHC04DTR2G](#)
[NLV27WZ86USG](#) [NLV27WZ00USG](#) [NLU1G86CMUTCG](#) [NLU1G08CMUTCG](#) [NL17SZ32P5T5G](#) [NL17SZ00P5T5G](#) [NL17SH02P5T5G](#)
[74AUP2G00RA3-7](#) [NLVVHC1GT00DFT2G](#) [NLV74HC02ADTR2G](#) [NLX1G332CMUTCG](#)