



灵星芯微 芯片经营

SN74LS74 (LX)

2路带置位/复位的上升沿触发D型触发器

产品说明书

说明书发行履历:

版本	发行时间	新制/修订内容
2021-07-A1	2021-07	新制
2023-04-B1	2023-04	更换模板



目 录

1、概述.....	3
2、功能框图及引脚说明.....	5
2.1、功能框图.....	5
2.2、引脚排列图.....	6
2.3、引脚说明.....	7
2.4、功能表.....	7
3、电特性.....	8
3.1、极限参数.....	8
3.2、推荐使用条件.....	8
3.3、电气特性.....	9
3.3.1、直流参数 1.....	9
3.3.2、直流参数 2.....	10
3.3.3、交流参数 1.....	11
3.3.4、交流参数 2.....	13
4、测试线路.....	14
4.1、交流测试线路.....	14
4.2、交流测试波形.....	15
4.3、测试点.....	16
4.4、测试数据.....	16
5、封装尺寸与外形图.....	17
5.1、DIP14 外形图与封装尺寸.....	17
5.2、SOP14 外形图与封装尺寸.....	18
5.3、TSSOP14 外形图与封装尺寸.....	19
6、声明及注意事项.....	20
6.1、产品中有毒有害物质或元素的名称及含量.....	20
6.2、注意.....	20



灵星芯微 集成电路

1、概述

SN74LS74是双路上升沿触发的D型触发器。它们具有单独的数据（nD），时钟（nCP），置数（nSD）和复位（nRD）输入以及互补的nQ和nQ输出。满足从低电平到高电平时钟转换的建立和保持时间要求的nD输入处的数据存储在触发器中，并出现在nQ输出中。输入内置钳位二极管。这样就可以使用限流电阻将输入接口连接到超过V_{CC}的电压。

其主要特点如下：

- 对称输出阻抗
- 低功耗
- 均衡的传输延时
- 工作环境温度范围：-40℃~+125℃
- 封装形式：DIP14/SOP14/TSSOP14



订购信息:

管装:

产品料号	封装形式	打印标识	管装数	盒装管	盒装数	备注说明
SN74LS74N(LX)	DIP14	SN74LS74N	25 PCS/管	40 管/盒	1000 PCS/盒	塑封体尺寸: 19.0mm×6.4mm 引脚间距: 2.54mm
SN74LS74D(LX)	SOP14	LS74	50 PCS/管	200 管/盒	10000 PCS/盒	塑封体尺寸: 8.7mm×3.9mm 引脚间距: 1.27mm
SN74LS74PW(LX)	TSSOP14	LS74	96 PCS/管	200 管/盒	19200 PCS/盒	塑封体尺寸: 5.0mm×4.4mm 引脚间距: 0.65mm

编带:

产品料号	封装形式	打印标识	编带盘装数	编带盒装数	备注说明
SN74LS74DR(LX)	SOP14	LS74	2500PCS/盘	5000PCS/盒	塑封体尺寸: 8.7mm×3.9mm 引脚间距: 1.27mm
SN74LS74PW(LX)	TSSOP14	LS74	5000PCS/盘	10000PCS/盒	塑封体尺寸: 5.0mm×4.4mm 引脚间距: 0.65mm

注: 如实物与订购信息不一致, 请以实物为准。



2、功能框图及引脚说明

2.1、功能框图

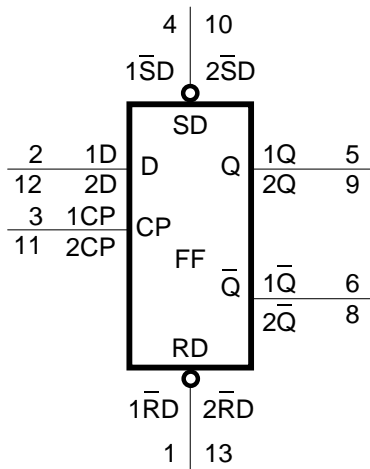


图 1 逻辑符号

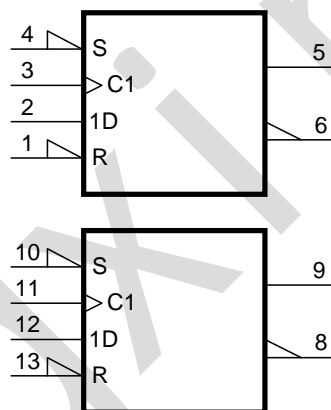


图 2 IEC 逻辑符号

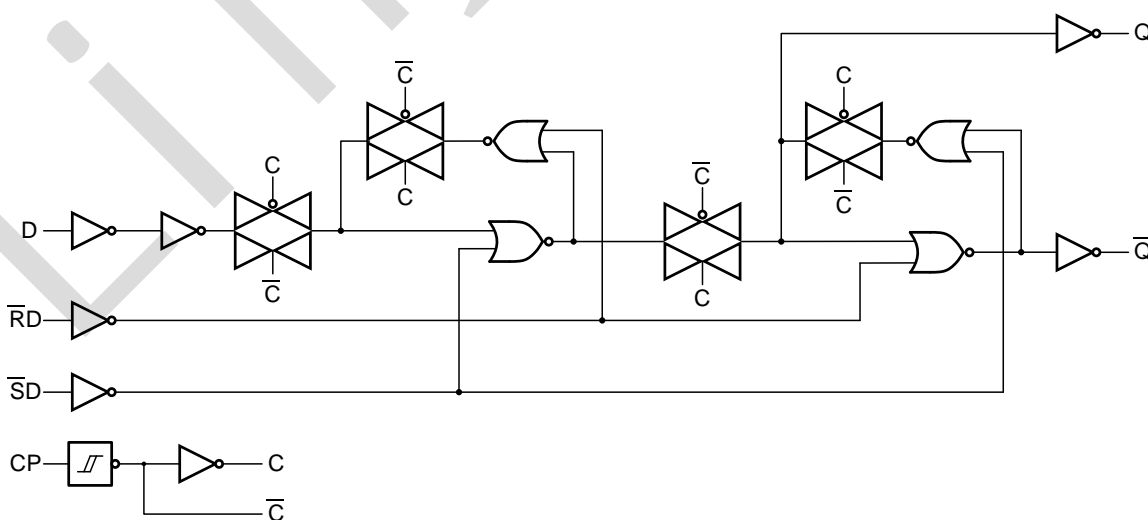


图 3 逻辑框图



灵星芯微 闪存控制

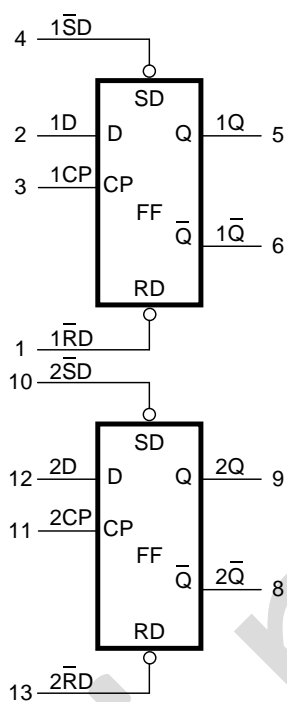
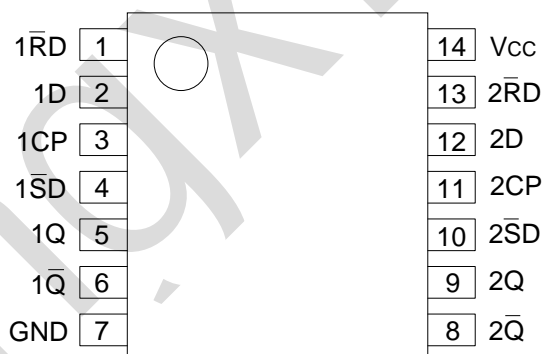


图 4 功能框图

2.2、引脚排列图





2.3、引脚说明

引脚	符号	功能
1	$\overline{1RD}$	异步复位输入（低电平有效）
2	1D	数据输入
3	1CP	时钟输入（低电平到高电平，边缘触发）
4	$\overline{1SD}$	异步置数输入（低电平有效）
5	1Q	输出
6	$\overline{1Q}$	反相输出
7	GND	地（0V）
8	$\overline{2Q}$	反相输出
9	2Q	输出
10	$\overline{2SD}$	异步置数输入（低电平有效）
11	2CP	时钟输入（低电平到高电平，边缘触发）
12	2D	数据输入
13	$\overline{2RD}$	异步复位输入（低电平有效）
14	V _{CC}	电源电压

2.4、功能表

输入				输出	
\overline{nSD}	\overline{nRD}	nCP	nD	nQ	\overline{nQ}
L	H	X	X	H	L
H	L	X	X	L	H
L	L	X	X	H	H

输入				输出	
\overline{nSD}	\overline{nRD}	nCP	nD	nQ _{n+1}	\overline{nQ}_{n+1}
H	H	↑	L	L	H
H	H	↑	H	H	L

注：H=高电平；L=低电平；X=无关；

↑=低电平到高电平转换；Q_{n+1}=下一个低电平到高电平CP转换后状态。



3、电特性

3.1、极限参数

除非另有规定, $T_{amb}=25^{\circ}\text{C}$

参数名称	符号	条件	最小	最大	单位
电源电压	V_{CC}	—	-0.5	+7	V
输入钳位电流	I_{IK}	$V_I < -0.5\text{V}$ 或 $V_I > V_{CC} + 0.5\text{V}$	—	± 20	mA
输出钳位电流	I_{OK}	$V_O < -0.5\text{V}$ 或 $V_O > V_{CC} + 0.5\text{V}$	—	± 20	mA
输出电流	I_O	$-0.5\text{V} < V_O < V_{CC} + 0.5\text{V}$	—	± 25	mA
电源电流	I_{CC}	—	—	100	mA
地电流	I_{GND}	—	-100	—	mA
总功耗	P_{tot}	—	—	500	mW
贮存温度	T_{stg}	—	-65	+150	$^{\circ}\text{C}$
焊接温度	T_L	10 秒	DIP		$^{\circ}\text{C}$
			SOP/TSSOP		

3.2、推荐使用条件

参数名称	符号	条件	最小	典型	最大	单位
电源电压	V_{CC}	—	2.0	5.0	6.0	V
输入电压	V_I	—	0	—	V_{CC}	V
输出电压	V_O	—	0	—	V_{CC}	V
输入上升和下降 转换速率	$\Delta t/\Delta V$	$V_{CC}=2.0\text{V}$	—	—	625	ns/V
		$V_{CC}=4.5\text{V}$	—	1.67	139	ns/V
		$V_{CC}=6.0\text{V}$	—	—	83	ns/V
工作环境温度	T_{amb}	—	-40	—	+125	$^{\circ}\text{C}$



灵星芯微 集成电路

3.3、电气特性

3.3.1、直流参数 1

(除非另有规定, $T_{amb}=-40^{\circ}\text{C}\sim+85^{\circ}\text{C}$, $\text{GND}=0\text{V}$)

参数名称	符号	测试条件	最小	典型	最大	单位
高电平输入电压	V_{IH}	$V_{CC}=2.0\text{V}$	1.5	1.2	—	V
		$V_{CC}=4.5\text{V}$	3.15	2.4	—	V
		$V_{CC}=6.0\text{V}$	4.2	3.2	—	V
低电平输入电压	V_{IL}	$V_{CC}=2.0\text{V}$	—	0.8	0.5	V
		$V_{CC}=4.5\text{V}$	—	2.1	1.35	V
		$V_{CC}=6.0\text{V}$	—	2.8	1.8	V
高电平输出电压	V_{OH}	$V_I=V_{IH}$ 或 V_{IL} $I_O=-4.0\text{mA}$; $V_{CC}=4.5\text{V}$	3.84	4.32	—	V
		$I_O=-5.2\text{mA}$; $V_{CC}=6.0\text{V}$	5.34	5.81	—	V
低电平输出电压	V_{OL}	$V_I=V_{IH}$ 或 V_{IL} $I_O=4.0\text{mA}$; $V_{CC}=4.5\text{V}$	—	0.15	0.33	V
		$I_O=5.2\text{mA}$; $V_{CC}=6.0\text{V}$	—	0.16	0.33	V
输入漏电流	I_I	$V_I=V_{CC}$ 或 GND ; $V_{CC}=6.0\text{V}$	—	—	± 1.0	μA
静态电流	I_{CC}	$V_I=V_{CC}$ 或 GND ; $I_O=0\text{A}$; $V_{CC}=6.0\text{V}$	—	—	40	μA
输入电容	C_I	—	—	3.5	—	pF



3.3.2、直流参数 2

(除非另有规定, $T_{amb}=-40^{\circ}\text{C}\sim+125^{\circ}\text{C}$, $\text{GND}=0\text{V}$)

参数名称	符号	测试条件	最小	典型	最大	单位
高电平输入电压	V_{IH}	$V_{CC}=2.0\text{V}$	1.5	—	—	V
		$V_{CC}=4.5\text{V}$	3.15	—	—	V
		$V_{CC}=6.0\text{V}$	4.2	—	—	V
低电平输入电压	V_{IL}	$V_{CC}=2.0\text{V}$	—	—	0.5	V
		$V_{CC}=4.5\text{V}$	—	—	1.35	V
		$V_{CC}=6.0\text{V}$	—	—	1.8	V
高电平输出电压	V_{OH}	$V_I=V_{IH}$ 或 V_{IL} $I_O=-4.0\text{mA}$; $V_{CC}=4.5\text{V}$	3.7	—	—	V
		$I_O=-5.2\text{mA}$; $V_{CC}=6.0\text{V}$	5.2	—	—	V
低电平输出电压	V_{OL}	$V_I=V_{IH}$ 或 V_{IL} $I_O=4.0\text{mA}$; $V_{CC}=4.5\text{V}$	—	—	0.4	V
		$I_O=5.2\text{mA}$; $V_{CC}=6.0\text{V}$	—	—	0.4	V
输入漏电流	I_I	$V_I=V_{CC}$ 或 GND ; $V_{CC}=6.0\text{V}$	—	—	± 1.0	μA
静态电流	I_{CC}	$V_I=V_{CC}$ 或 GND ; $I_O=0\text{A}$; $V_{CC}=6.0\text{V}$	—	—	80	μA



3.3.3、交流参数 1

(除非另有规定, $T_{amb}=-40^{\circ}\text{C}\sim+85^{\circ}\text{C}$, $\text{GND}=0\text{V}$)

参数名称	符号	测试条件	最小	典型	最大	单位	
nCP到nQ, nQ \bar 的传输延时	t_{pd}	见图6 ^[1]	$V_{CC}=2.0\text{V}$	—	47	220	ns
			$V_{CC}=4.5\text{V}$	—	17	44	ns
			$V_{CC}=5.0\text{V}; C_L=15\text{pF}$	—	14	—	ns
			$V_{CC}=6.0\text{V}$	—	14	37	ns
nSD到nQ, nQ \bar 的传输延时	t_{pd}	见图7 ^[1]	$V_{CC}=2.0\text{V}$	—	50	250	ns
			$V_{CC}=4.5\text{V}$	—	18	50	ns
			$V_{CC}=5.0\text{V}; C_L=15\text{pF}$	—	15	—	ns
			$V_{CC}=6.0\text{V}$	—	14	43	ns
nRD到nQ, nQ \bar 的传输延时	t_{pd}	见图7 ^[1]	$V_{CC}=2.0\text{V}$	—	52	250	ns
			$V_{CC}=4.5\text{V}$	—	19	50	ns
			$V_{CC}=5.0\text{V}; C_L=15\text{pF}$	—	16	—	ns
			$V_{CC}=6.0\text{V}$	—	15	43	ns
nQ, nQ \bar 转换时间	t_t	见图6 ^[2]	$V_{CC}=2.0\text{V}$	—	19	95	ns
			$V_{CC}=4.5\text{V}$	—	7	19	ns
			$V_{CC}=6.0\text{V}$	—	6	16	ns
CP脉宽	t_w	见图6	$V_{CC}=2.0\text{V}$	100	19	—	ns
			$V_{CC}=4.5\text{V}$	20	7	—	ns
			$V_{CC}=6.0\text{V}$	17	6	—	ns
nSD, nRD脉宽	t_w	见图7	$V_{CC}=2.0\text{V}$	100	19	—	ns
			$V_{CC}=4.5\text{V}$	20	7	—	ns
			$V_{CC}=6.0\text{V}$	17	6	—	ns
nSD, nRD恢复时间	t_{rec}	见图7	$V_{CC}=2.0\text{V}$	40	3	—	ns
			$V_{CC}=4.5\text{V}$	8	1	—	ns
			$V_{CC}=6.0\text{V}$	7	1	—	ns
nD到nCP设置时间	t_{su}	见图6	$V_{CC}=2.0\text{V}$	75	6	—	ns
			$V_{CC}=4.5\text{V}$	15	2	—	ns
			$V_{CC}=6.0\text{V}$	13	2	—	ns
nD到nCP保持时间	t_h	见图6	$V_{CC}=2.0\text{V}$	3	-6	—	ns
			$V_{CC}=4.5\text{V}$	3	-2	—	ns
			$V_{CC}=6.0\text{V}$	3	-2	—	ns
nCP最大频率	f_{max}	见图6	$V_{CC}=2.0\text{V}$	4.8	23	—	MHz
			$V_{CC}=4.5\text{V}$	24	69	—	MHz
			$V_{CC}=5.0\text{V}; C_L=15\text{pF}$	—	76	—	MHz
			$V_{CC}=6.0\text{V}$	28	82	—	MHz
功耗电容	C_{PD}	$C_L=50\text{pF}; f=1\text{MHz}; V_I=\text{GND}\sim V_{CC}$ ^[3]	—	24	—	pF	



灵星芯微 集成电路

注:

[1] t_{pd} 与 t_{PLH} 和 t_{PHL} 相同。

[2] t_t 与 t_{THL} 和 t_{TLH} 相同。

[3] C_{PD} 用于确定动态功耗 (P_D 单位为 μW)。

$$P_D = (C_{PD} \times V_{CC}^2 \times f_i \times N) + \sum (C_L \times V_{CC}^2 \times f_o), \text{ 其中:}$$

f_i =输入频率, 单位为MHz;

f_o =输出频率, 单位为MHz;

C_L =输出负载电容, 单位为pF;

V_{CC} =电源电压, 单位为V;

N =输入开关数;

$\sum (C_L \times V_{CC}^2 \times f_o)$ =输出总和。



3.3.4. 交流参数 2

(除非另有规定, $T_{amb}=-40^{\circ}\text{C}\sim+125^{\circ}\text{C}$, $\text{GND}=0\text{V}$)

参数名称	符号	测试条件		最小	典型	最大	单位
nCP到nQ, nQ ⁻ 的传输延时	t_{pd}	见图6 ^[1]	$V_{CC}=2.0\text{V}$	—	—	265	ns
			$V_{CC}=4.5\text{V}$	—	—	53	ns
			$V_{CC}=6.0\text{V}$	—	—	45	ns
nSD到nQ, nQ ⁻ 的传输延时	t_{pd}	见图7 ^[1]	$V_{CC}=2.0\text{V}$	—	—	300	ns
			$V_{CC}=4.5\text{V}$	—	—	60	ns
			$V_{CC}=6.0\text{V}$	—	—	51	ns
nRD到nQ, nQ ⁻ 的传输延时	t_{pd}	见图7 ^[1]	$V_{CC}=2.0\text{V}$	—	—	300	ns
			$V_{CC}=4.5\text{V}$	—	—	60	ns
			$V_{CC}=6.0\text{V}$	—	—	51	ns
nQ, nQ ⁻ 转换时间	t_t	见图6 ^[2]	$V_{CC}=2.0\text{V}$	—	—	110	ns
			$V_{CC}=4.5\text{V}$	—	—	22	ns
			$V_{CC}=6.0\text{V}$	—	—	19	ns
CP脉宽	t_w	见图6	$V_{CC}=2.0\text{V}$	120	—	—	ns
			$V_{CC}=4.5\text{V}$	24	—	—	ns
			$V_{CC}=6.0\text{V}$	20	—	—	ns
nSD, nRD脉宽	t_w	见图7	$V_{CC}=2.0\text{V}$	120	—	—	ns
			$V_{CC}=4.5\text{V}$	24	—	—	ns
			$V_{CC}=6.0\text{V}$	20	—	—	ns
nSD, nRD恢复时间	t_{rec}	见图7	$V_{CC}=2.0\text{V}$	45	—	—	ns
			$V_{CC}=4.5\text{V}$	9	—	—	ns
			$V_{CC}=6.0\text{V}$	8	—	—	ns
nD到nCP设置时间	t_{su}	见图6	$V_{CC}=2.0\text{V}$	90	—	—	ns
			$V_{CC}=4.5\text{V}$	18	—	—	ns
			$V_{CC}=6.0\text{V}$	15	—	—	ns
nD到nCP保持时间	t_h	见图6	$V_{CC}=2.0\text{V}$	3	—	—	ns
			$V_{CC}=4.5\text{V}$	3	—	—	ns
			$V_{CC}=6.0\text{V}$	3	—	—	ns
nCP最大频率	f_{max}	见图6	$V_{CC}=2.0\text{V}$	4.0	—	—	MHz
			$V_{CC}=4.5\text{V}$	20	—	—	MHz
			$V_{CC}=6.0\text{V}$	24	—	—	MHz

注:

[1] t_{pd} 与 t_{PLH} 和 t_{PHL} 相同。

[2] t_t 与 t_{THL} 和 t_{TLH} 相同。



4、测试线路

4.1、交流测试线路

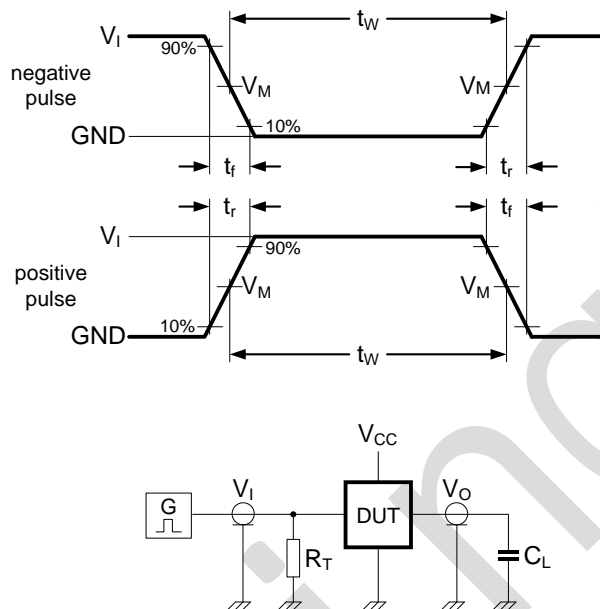


图5 测量开关时间的测试电路

测试电路的定义:

C_L =负载电容, 包括探针、夹子上的电容

R_T =终端电阻须与信号发生器的输出阻抗 Z_o 匹配



4.2、交流测试波形

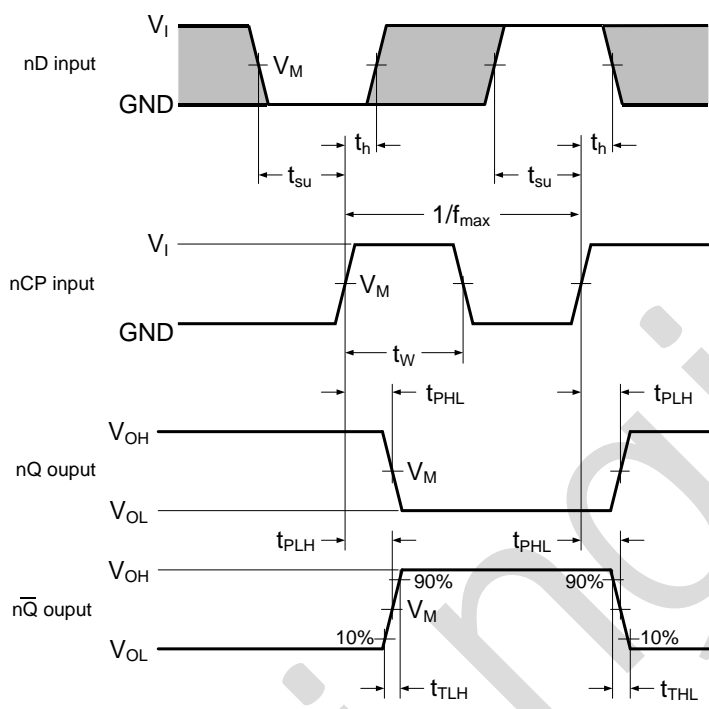


图6 输入到输出传输延迟及输出转换时间

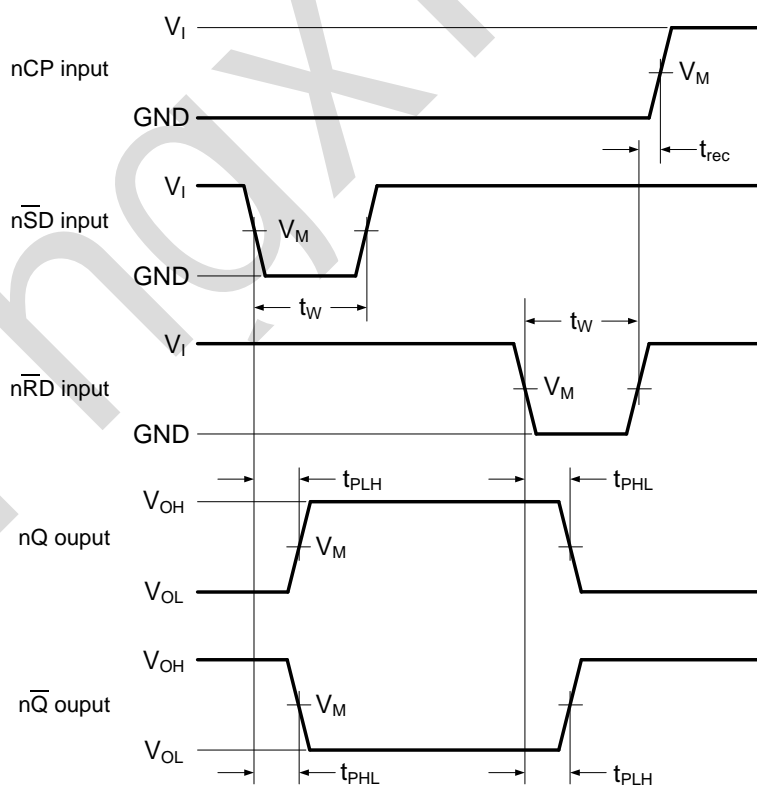


图7 设置和复位传输延时, 脉冲宽度和恢复时间



4.3、测试点

输入	输出
V_M	V_M
$0.5 \times V_{CC}$	$0.5 \times V_{CC}$

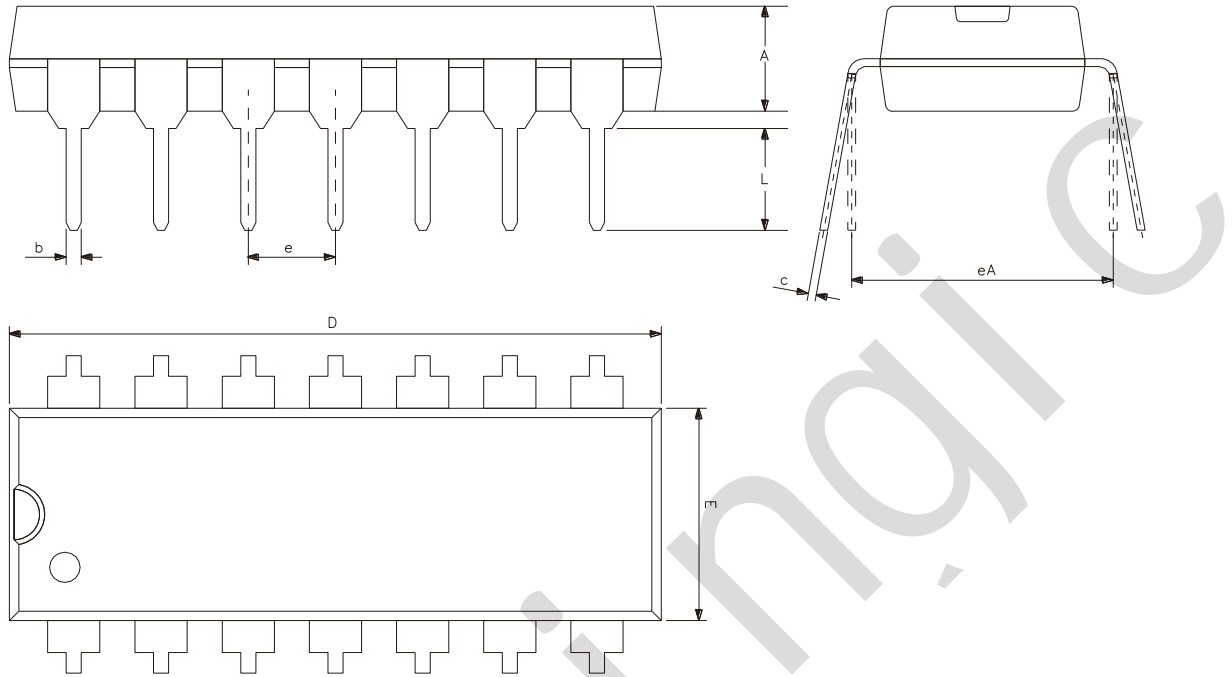
4.4、测试数据

输入		负载		测试
V_I	t_r, t_f	C_L	R_L	
V_{CC}	6.0ns	15pF, 50pF	1k Ω	t_{PLH}, t_{PHL}



5、封装尺寸与外形图

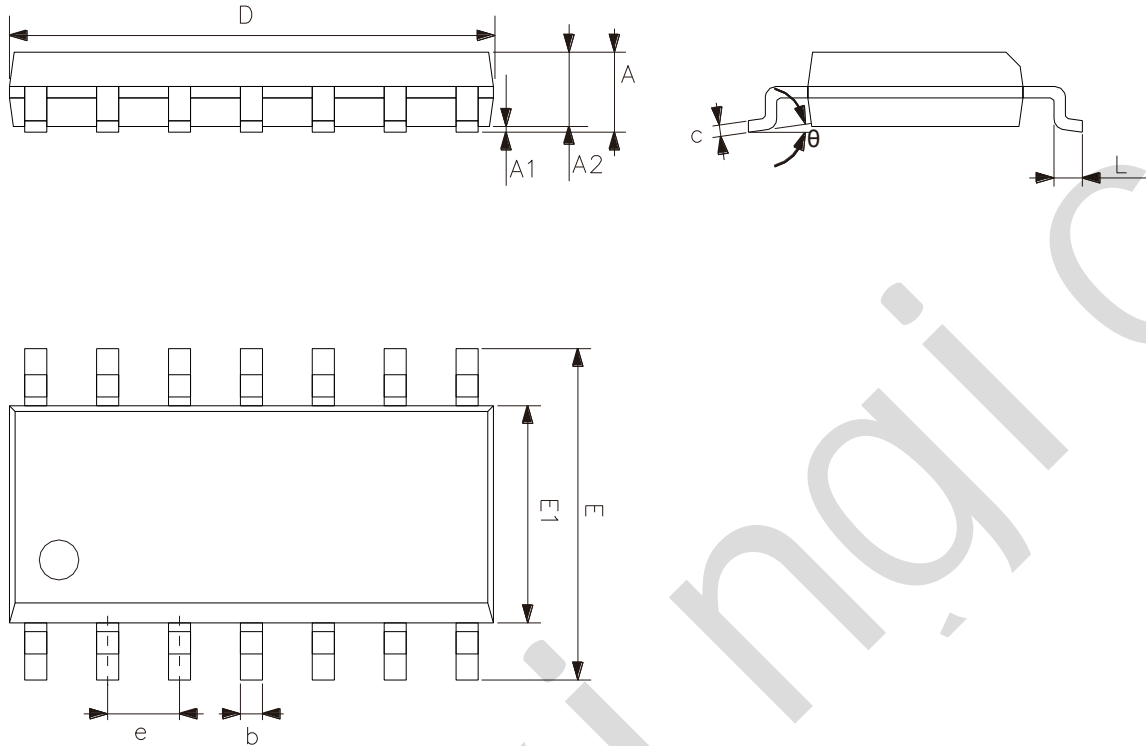
5.1、DIP14 外形图与封装尺寸



符号	尺寸 (mm)	
	最小	最大
A	3.05	3.60
b	0.33	0.56
c	0.20	0.36
D	18.80	19.40
E	6.20	6.60
e	2.54	
eA	7.62	10.90
L	2.92	—



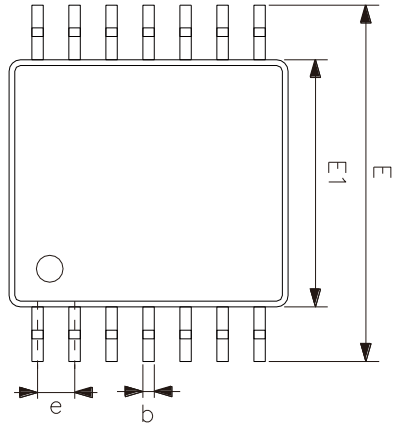
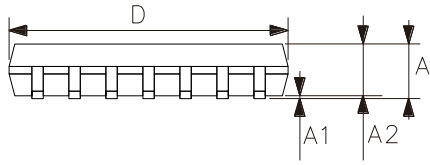
5.2、SOP14 外形图与封装尺寸



符号	尺寸 (mm)	
	最小	最大
A	1.50	1.75
A1	0.05	0.25
A2	1.30	—
b	0.33	0.50
c	0.19	0.25
D	8.43	8.76
E	5.80	6.25
E1	3.75	4.00
e	1.27	
L	0.40	0.89
θ	0°	8°



5.3、TSSOP14 外形图与封装尺寸



符 号	尺寸 (mm)	
	最小	最大
A	—	1.20
A1	0.05	0.15
A2	0.80	1.05
b	0.19	0.30
c	0.09	0.20
D	4.90	5.10
E1	4.30	4.50
E	6.20	6.60
e	0.65	
L	0.45	0.75
L1	1.00	
θ	0°	8°



灵星芯微 勇芯无畏

6、声明及注意事项

6.1、产品中有毒有害物质或元素的名称及含量

部件名称	有毒有害物质或元素									
	铅 (Pb)	汞 (Hg)	镉 (Cd)	六价铬 (Cr (VI))	多溴联苯 (PBBs)	多溴联苯醚 (PBD Es)	邻苯二甲酸二丁酯 (DBP)	邻苯二甲酸丁苯酯 (BBP)	邻苯二甲酸二(2-乙基己基)酯 (DEHP)	邻苯二甲酸二异丁酯 (DIBP)
引线框	○	○	○	○	○	○	○	○	○	○
塑封树脂	○	○	○	○	○	○	○	○	○	○
芯片	○	○	○	○	○	○	○	○	○	○
内引线	○	○	○	○	○	○	○	○	○	○
装片胶	○	○	○	○	○	○	○	○	○	○
说明	○: 表示该有毒有害物质或元素的含量在 SJ/T11363-2006 标准的检出限以下。 ×: 表示该有毒有害物质或元素的含量超出 SJ/T11363-2006 标准的限量要求。									

6.2、注意

在使用本产品之前建议仔细阅读本资料；

本资料仅供参考，本公司不作任何明示或暗示的保证，包括但不限于适用性、特殊应用或不侵犯第三方权利等。

本产品不适用于生命救援、生命维持或安全等关键设备，也不适用于因产品故障或失效可能导致人身伤害、死亡或严重财产或环境损害的应用。客户若针对此类应用应自行承担风险，本公司不负任何赔偿责任。

客户负责对使用本公司的应用进行所有必要的测试，以避免在应用或客户的第三方客户的应用中出现故障。本公司不承担这方面的任何责任。

本公司保留随时对本资料所发布信息进行更改或改进的权利，本资料中的信息如有变化，恕不另行通知，建议采购前咨询我司销售人员。

请从本公司的正规渠道获取资料，如果由本公司以外的来源提供，则本公司不对其内容负责。

X-ON Electronics

Largest Supplier of Electrical and Electronic Components

Click to view similar products for [Flip-Flops](#) category:

Click to view products by [lingxingic](#) manufacturer:

Other Similar products are found below :

[NLV74HC74ADTR2G](#) [74F574SC](#) [NLV14013BDR2G](#) [NLV74HC74ADR2G](#) [MC10EP131MNG](#) [MC74AC74DTR2](#) [74VHC574FT\(BJ\)](#)
[HT4093ARZ](#) [SN74HC374ANSR](#) [CD4528BE](#) [CD4027BE](#) [RS74HC74XQ](#) [RS1G79XC5](#) [CD40106BM-JSM](#) [74HCT273PW-Q100J](#)
[CLVC2G74QDCURG4Q1](#) [CD4067TA24.TB](#) [CD4013SA.TR](#) [AIP74HCT14TA14.TB](#) [CD4013BPWRG](#) [AiP74LVC74TA14.TB](#)
[CD4013BDRG](#) [CD4528SA16.TR](#) [AIP74HC273SA.TB](#) [SN74HCS74QDYRQ1](#) [CD4013TA14.TB](#) [SN74LS107N](#) [SN74LS374DWR](#)
[SN74LVC2G14DC\(LX\)](#) [74VHCT574AFT](#) [TC4013BF\(EL,N,F\)](#) [74VHCT9541AFT](#) [74LCX374FT\(AJ\)](#) [TC7WZ74FK,LXGJ\(CT](#)
[74LCX374FT](#) [74VHC174FT\(TB,BJ\)](#) [TC7WH74FK,LJ](#) [SN74HC374PW\(LX\)](#) [SN74LVC1G17DC\(LX\)](#) [SN74HC174DR\(LX\)](#)
[SN74HC112N\(LX\)](#) [SN74HC74DR\(LX\)](#) [CD40174BE\(LX\)](#) [CD40175BE\(LX\)](#) [SN74LS374N](#) [SN74HC173N](#) [SN74HC107DR\(LX\)](#)
[SN74HC107N\(LX\)](#) [SN74LS174DR\(LX\)](#) [SN74LS273N\(LX\)](#)